

МИНОБРНАУКИ РОССИИ

**Федеральное государственное бюджетное
образовательное учреждение высшего образования
«Тульский государственный университет»**

**Институт высокоточных систем им В.П. Грязева
Кафедра «Приборы управления»**

Утверждено на заседании кафедры
«Приборы управления»
«20» января 2023 г., протокол №1
Заведующий кафедрой

 В.Я. Распопов

**ФОНД ОЦЕНОЧНЫХ СРЕДСТВ (ОЦЕНОЧНЫЕ МАТЕРИАЛЫ) ДЛЯ
ПРОВЕДЕНИЯ ТЕКУЩЕГО КОНТРОЛЯ УСПЕВАЕМОСТИ И
ПРОМЕЖУТОЧНОЙ АТТЕСТАЦИИ ОБУЧАЮЩИХСЯ ПО
ДИСЦИПЛИНЕ (МОДУЛЮ)**

«Микропроцессоры в оптотехнике»

**основной профессиональной образовательной программы
высшего образования – программы бакалавриата**

**по направлению подготовки
12.03.02 Оптотехника**

**с направленностью (профилем)
Оптико-электронные приборы и системы**

Форма(ы) обучения: очная

Идентификационный номер образовательной программы: 120302-01-23

Тула 2023 год

ЛИСТ СОГЛАСОВАНИЯ
фонда оценочных средств (оценочных материалов)

Разработчик(и):

Алалуев Р.В. , доц., к.т.н., _____
(ФИО, должность, ученая степень, ученое звание)



_____ (подпись)

1. Описание фонда оценочных средств (оценочных материалов)

Фонд оценочных средств (оценочные материалы) включает в себя контрольные задания и (или) вопросы, которые могут быть предложены обучающемуся в рамках текущего контроля успеваемости и промежуточной аттестации по дисциплине (модулю). Указанные контрольные задания и (или) вопросы позволяют оценить достижение обучающимся планируемых результатов обучения по дисциплине (модулю), установленных в соответствующей рабочей программе дисциплины (модуля), а также сформированность компетенций, установленных в соответствующей общей характеристике основной профессиональной образовательной программы.

Полные наименования компетенций и индикаторов их достижения представлены в общей характеристике основной профессиональной образовательной программы.

2. Оценочные средства (оценочные материалы) для проведения текущего контроля успеваемости обучающихся по дисциплине (модулю)

6 семестр

Перечень контрольных заданий и (или) вопросов для оценки сформированности компетенции ПК-2 (контролируемый индикатор достижения компетенции ПК-2.1)

1. Шифратор специального типа, преобразующий входное налоговое напряжение в цифровой код, называется
 - а) аналогово-цифровой преобразователь;
 - б) цифро-аналоговый преобразователь;
 - в) правильного ответа нет.
2. Программируемый контроллер КР580ВТ57 управляет процессом предоставления:
 - а) прямого доступа к оперативной памяти
 - б) прямого доступа к ПЗУ
 - в) прямого доступа к внешним устройствам
 - г) косвенного доступа к памяти.
3. При каком варианте последовательной передачи данных используются стартовые и стоповые биты?
 - а) При синхронной последовательной передаче;
 - б) при асинхронной последовательной передаче;
 - в) в обоих случаях;
 - г) при последовательной передаче данных стартовые и стоповые биты не используются

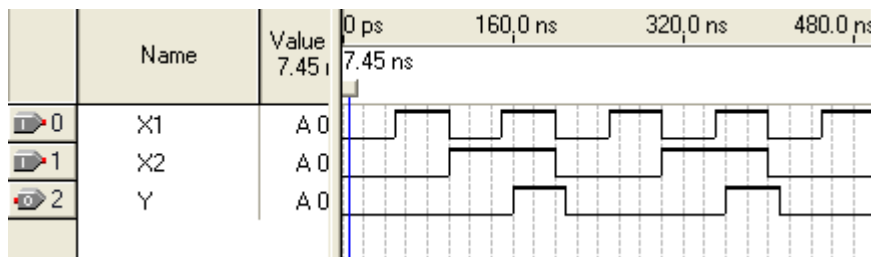
Перечень контрольных заданий и (или) вопросов для оценки сформированности компетенции ПК-2 (контролируемый индикатор достижения компетенции ПК-2.2)

1. Перевести десятичное число 169 в двоичную систему счисления
 1. 10010101
 2. 01101010
 3. 9A
 4. 10101001
 5. Правильного варианта нет.
2. Представить десятичное число -55 в двоичной записи дополнительного кода.
 1. 11001001
 2. 11010101

3. 01010101
4. 11010101
3. Число 82 представить в виде записи двоично-десятичного кода
1. 10101110
2. 01010010
3. 10100000
4. Определить результат вычитания двух положительных двоичных чисел (уменьшаемое - 10000101, вычитаемое - 00111110)
1. 01000101
2. 11000011
3. 01000111
5. Определить результат сложения двух двоичных чисел (1 слагаемое – 11010110, 2 слагаемое - 10101101)
1. 00000101
2. 10000011
3. 00000011
4. 100000011
5. Правильного ответа нет
5. Правильного ответа нет
4. 00001010
5. Правильного ответа нет
4. 01000011
5. Правильного ответа нет

Перечень контрольных заданий и (или) вопросов для оценки сформированности компетенции ПК-2 (контролируемый индикатор достижения компетенции ПК-2.3)

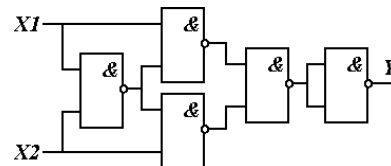
1) Определить базовый логический элемент по его диаграмме, выданной в среде Quartus II.



- 1) И
- 2) ИЛИ
- 3) И-НЕ
- 4) ИЛИ-НЕ

2) Схема является аналогом логического элемента

- а) И-НЕ
- б) ИЛИ-НЕ
- в) ИЛИ
- г) Иключающее ИЛИ-НЕ



7 семестр

Перечень контрольных заданий и (или) вопросов для оценки сформированности компетенции ПК-2 (контролируемый индикатор достижения компетенции ПК-2.1)

1. Сколько программируемый таймер КР580ВИ53 имеет независимых каналов?
 1. 2
 2. 4
 3. 3
2. С помощью чего осуществляется управление работой каждого канала ПДП?
 1. С помощью регистра начального адреса;
 2. с помощью регистра управления;
 3. верны 1 и 2.
3. Для чего предназначен RS232C?
 1. для подключения к контроллеру стандартных внешних устройств (принтер, сканер, модем, мышь и т.д.), а так же для связи компьютеров между собой;
 2. для преобразования цифровой информации, поступающую от процессора, в аналоговый выходной сигнал;
 3. для преобразования входного аналогового напряжение в цифровой код.
4. Для чего предназначен АЦП?
 1. для преобразования цифровой информации, поступающую от процессора, в аналоговый выходной сигнал;
 2. для преобразования входного аналогового напряжение в цифровой код;
 3. Нет верного ответа.

Перечень контрольных заданий и (или) вопросов для оценки сформированности компетенции ПК-2 (контролируемый индикатор достижения компетенции ПК-2.2)

1. Какие компоненты включает в себя базовая схема АЦП?
 1. Двоичный счетчик
 2. ЦАП
 3. Компаратор
 4. Схема И
 5. Все выше перечисленные.
2. Что такое интерфейс IrDA?
 1. Шинный интерфейс, который может передавать на расстоянии нескольких километров.
 2. Беспроводной интерфейс с использованием инфракрасного оптического канала, который может передавать на расстоянии до нескольких десятков метров.
 3. Шинный интерфейс с использованием инфракрасного оптического канала, который может передавать на расстоянии до нескольких метров.
 4. Верного ответа нет
3. Благодаря чему осуществляется синхронизация?
 1. Схеме монтажного И на линии SCL
 2. Схеме монтажного И на линии SDA
 3. Схеме монтажного ИЛИ на линии SCL
 4. Верны все ответы
4. Как передаются данные по интерфейсу SPI?
 1. Данные одновременно передаются и принимаются по двум линиям синхронно с синхроимпульсом.
 2. Данные одновременно передаются и принимаются по одной линии синхронно с синхроимпульсом
 3. Данные одновременно передаются и принимаются по одной линии асинхронно с синхроимпульсом
 4. Верного ответа нет

Перечень контрольных заданий и (или) вопросов для оценки сформированности компетенции ПК-2 (контролируемый индикатор достижения компетенции ПК-2.3)

1. Какой из перечисленных языков не является языком описания аппаратуры
 - 1 AHDL
 - 2 VHDL
 - 3 Abel
 - 4 VerilogHDL
 - 5 Нет правильного ответа
2. Какой оператор используется в языке AHDL для описания функции И-НЕ
 - 1 XNOR
 - 2 NOR
 - 3 &!
 - 4 !&
3. Какой фирмой разработан язык AHDL
 - 1 Samsung
 - 2 Xilinx
 - 3 Altera

4. Какой из перечисленных операторов позволяет включить содержимое файла, указанного в операторе, в текущее текстовое описание

- 1 Asser
- 2 Define
- 3 Constant
- 4 Include

3. Оценочные средства (оценочные материалы) для проведения промежуточной аттестации обучающихся по дисциплине (модулю)

6 семестр

Перечень контрольных заданий и (или) вопросов для оценки сформированности компетенции ПК-2 (контролируемый индикатор достижения компетенции ПК-2.1)

1. Команда MOV A, B микропроцессора КР580ИК80 осуществляет

1. Засылку в регистр А числа В
2. Засылку в регистр В числа А
3. Пересылку данных из регистра В в регистр А
4. Пересылку данных из регистра А в регистр В
5. Такой команды не существует

2. Какой шины нет в микро ЭВМ.

- | | | | |
|------------------------|----------------------|-----------------------------|----------------------|
| 1. Шины про-
верки; | 2. Шины дан-
ных; | 3. Шины
Управле-
ния; | 4. Шины ад-
реса. |
|------------------------|----------------------|-----------------------------|----------------------|

3. Микропроцессор КР580ИК80А имеет:

1. 2 разрядную шину данных;
2. 8 разрядную шину данных;
3. 10 разрядную шину данных;
4. 16 разрядную шину данных.

4. Программный счетчик (PC)

1. хранит 1 байт текущей выполняемой команды
2. позволяет микропроцессору осуществить выполнение команды (т.е. скоммутировать цепи и регистры микропроцессора для обеспечения последовательности действий выполнения команды)
3. содержит адрес текущей выполняемой команды и автоматически увеличивается на 1, 2, или 3
4. хранит шестнадцатиразрядный адрес, по которому должен обращаться микропроцессор

5. Какая команда осуществляет передачу данных из регистра В в регистр С.

1. MOV C,B
2. MOV B,C
3. MVI C, B
4. MVI B,C

Перечень контрольных заданий и (или) вопросов для оценки сформированности компетенции ПК-2 (контролируемый индикатор достижения компетенции ПК-2.2)

1. В программном коде, который осуществляет сложение двух двухбайтных двоичных чисел, допущена ошибка в строке

№строки	Адрес	Данные
1	0800	MVI B, 45
2	0802	MVI C, 34
3	0804	MVI D, 23
4	0806	MVI E, 1F
5	0808	MOV A, C
6	080A	ADD E
7	080B	MOV C, A
8	080C	MOV A, B
9	080D	ADD D
10	080E	MOV B, A
11	Ошибок нет	

2. В программном коде, который осуществляет вычитание двух двухбайтных двоичных чисел, допущена ошибка в строке

№строки	Адрес	Данные
1	0800	MVI B, 45
2	0802	MVI C, 34
3	0804	MVI D, 23
4	0806	MVI E, 1F
5	0808	MOV A, C
6	080A	SBB E
7	080B	MOV C, A
8	080C	MOV A, B
9	080D	SBB D
10	080E	MOV B, A
11	Ошибок нет	

Перечень контрольных заданий и (или) вопросов для оценки сформированности компетенции ПК-2 (контролируемый индикатор достижения компетенции ПК-2.3)

1. Какая команда осуществляет загрузку числа 1F в регистр C.
 1. LXI 1F, C
 2. MVI 1F, C
 3. MVI C, 1F
 4. LXI C, 1F
2. Какая команда из перечисленных не относится к командам условного вызова подпрограмм
 1. CALL Adr
 2. CZ Adr
 3. CNC Adr
 4. Нет такой команды
3. Какая команда из перечисленных не относится к логическим командам
 1. ANA D
 2. ANI C
 3. ADI C
 4. ORI B

7 семестр

Перечень контрольных заданий и (или) вопросов для оценки сформированности компетенции ПК-2 (контролируемый индикатор достижения компетенции ПК-2.1)

1. Выберите тип вывода – двунаправленный
 - 1 INPUT
 - 2 OUTPUT
 - 3 TOWPUT
 - 4 BIDIR
2. Из скольких проводов состоит шин в интерфейсе CAN
 - 1 1
 - 2 2
 - 3 3
 - 4 4

Перечень контрольных заданий и (или) вопросов для оценки сформированности компетенции ПК-2 (контролируемый индикатор достижения компетенции ПК-2.2)

1. Может ли работать интерфейс SPI при различных частотах передачи?
 1. да
 2. нет
2. Что представляет собой логическая архитектура USB?
 1. обычную звезду
 2. имеет линейную структуру
 3. не имеет четкой структуры
3. Что значит свойство USB устройств «Удаленное пробуждение»?
 1. после включения или сброса устройство должно предоставлять нулевой адрес для возможности конфигурирования его портов;
 2. означает, что устройство имеет набор конечных точек для обмена данными с хостом.
 3. позволяет приостановленному устройству подать сигнал хосту, который так же находится в приостановленном состоянии.
4. Сопоставьте состояния портов хабов с их описанием:
Питание отключено.
 1. Отсоединен
 - а) порт передает сигнал перехода в спящий режим,

остальные сигналы не передаются.

- | | |
|------------------------------|--|
| 2. Запрещен | б) не подает сигнал |
| 3. Разрешен | в) передает сигнал в обоих направлениях |
| 4. Приостановлен (suspended) | г) порт передает только один сигнал сброса |

Перечень контрольных заданий и (или) вопросов для оценки сформированности компетенции ПК-2 (контролируемый индикатор достижения компетенции ПК-2.3)

1. Определить значение аккумулятора (в десятичной системе), после выполнение программы.

```
MVI A
10
XRA A
INR A
RLC
```

- 1) 0
- 2) 1
- 3) 2
- 4) 3

2. Определить значение аккумулятора (в десятичной системе), после выполнение программы.

```
MVI A
1
MVI B
5
ADD B
```

- 1) 4
- 2) 5
- 3) 6
- 4) 7

3. Определить значение аккумулятора (в десятичной системе), после выполнение программы.

```
MVI A
6
MVI B
5
SUB B
```

- 1) 0
- 2) 1
- 3) 2
- 4) 3

4. Определить значение аккумулятора (в десятичной системе), после выполнение программы.

```
MVI B
5
MOV A,B
DCR A
```

- 1) 3
- 2) 4
- 3) 5
- 4) 6

4. Оценочные средства (оценочные материалы) для проведения промежуточной аттестации обучающихся (защиты курсовой работы (проекта)) по дисциплине (модулю)

Перечень контрольных заданий и (или) вопросов для оценки сформированности компетенции ПК-2 (контролируемый индикатор достижения компетенции ПК-2.1)

1. Расскажите о алгоритме работы оптико-электронного координатора.

Перечень контрольных заданий и (или) вопросов для оценки сформированности компетенции ПК-2 (контролируемый индикатор достижения компетенции ПК-2.2)

1. Приведите математические выражения для расчета параметров цели.

Перечень контрольных заданий и (или) вопросов для оценки сформированности компетенции ПК-2 (контролируемый индикатор достижения компетенции ПК-2.3)

1. Опишите программную и аппаратную реализация алгоритмов работы оптико-электронного координатора.