

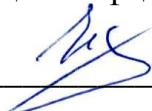
МИНОБРНАУКИ РОССИИ

Федеральное государственное бюджетное
образовательное учреждение высшего образования
«Тульский государственный университет»

Политехнический институт
Кафедра «Промышленная автоматика и робототехника»

Утверждено на заседании кафедры
«Промышленная автоматика и робототех-
ника»
«17» января 2023г., протокол №2

Заведующий кафедрой

 О.А. Ерзин

**ФОНД ОЦЕНОЧНЫХ СРЕДСТВ (ОЦЕНОЧНЫЕ МАТЕРИАЛЫ) ДЛЯ
ПРОВЕДЕНИЯ ТЕКУЩЕГО КОНТРОЛЯ УСПЕВАЕМОСТИ И
ПРОМЕЖУТОЧНОЙ АТТЕСТАЦИИ ОБУЧАЮЩИХСЯ ПО
ДИСЦИПЛИНЕ (МОДУЛЮ)
«Основы дискретной математики»**

**основной профессиональной образовательной программы
высшего образования – программы бакалавриата**

по направлению подготовки
09.03.02 Информационные системы и технологии

с профилем
Информационные системы и технологии в робототехнике

Форма обучения: очная

Идентификационный номер образовательной программы: 090302-02-21

Тула 2023 год

Разработчик:

Ларкин Евгений Васильевич, докт.техн.наук, проф.
(ФИО, должность, ученая степень, ученое звание)



(подпись)

1. Описание фонда оценочных средств (оценочных материалов)

Фонд оценочных средств (оценочные материалы) включает в себя контрольные задания и (или) вопросы, которые могут быть предложены обучающемуся в рамках текущего контроля успеваемости и промежуточной аттестации по дисциплине (модулю). Указанные контрольные задания и (или) вопросы позволяют оценить достижение обучающимся планируемых результатов обучения по дисциплине (модулю), установленных в соответствующей рабочей программе дисциплины (модуля), а также сформированность компетенций, установленных в соответствующей общей характеристике основной профессиональной образовательной программы.

Полные наименования компетенций и индикаторов их достижения представлены в общей характеристике основной профессиональной образовательной программы.

2. Оценочные средства (оценочные материалы) для проведения текущего контроля успеваемости обучающихся по дисциплине (модулю)

Перечень контрольных заданий и (или) вопросов для оценки сформированности компетенции ПК-12 (контролируемый индикатор достижения компетенции ПК-12.1)

1. Термины «множество» и «элемент множества» являются:

- А) первичными;
- Б) выражаемыми через другие математические понятия;
- В) некорректными с точки зрения математики, как науки.
- Г) Таких терминов в математике не существует.

2. Запись множества через порождающую процедуру $Q = \{q/q = 2n, n \in N; 0 \in N\}$ задает

- А) множество корней уравнения $q = 2n$;
- Б) множество результатов от деления $q/2n$;
- В) множество четных положительных чисел, включая ноль;
- Г) множество четных положительных чисел исключая ноль.

3. Даны множества $A = \{1, 3, 5, 7, \dots\}$ и $B = \{3, 6, 9, \dots\}$. Пересечение выражается зависимостью:

- А) $A \cap B = \{c \mid c = 2n + 1, u c = 3n, n \in N, 0 \in N\}$;
- Б) $A \cap B = \{c \mid c = 2n - 1, u c = 3n, n \in N, 0 \in N\}$
- В) $A \cap B = \{c \mid c = 2n - 1, u c = 3n, n \in N, 0 \notin N\}$;
- Г) $A \cap B = \{c \mid c = 2n + 1, u c = 3n, n \in N, 0 \notin N\}$.

4. Приведенная таблица истинности соответствует операции

	0	1
0	0	1
1	1	1

- А) конъюнкции;
- Б) дизъюнкции;
- В) импликации;
- Г) суммирования по модулю 2.

5. Что называется цифровым автоматом в курсе дискретной математики?

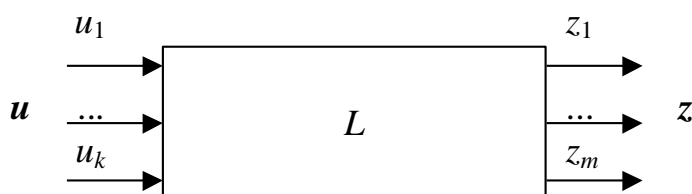
А) Цифровым автоматом называется условная, формальная модель любого информационного устройства дискретного действия, представленная на логическом уровне без использования математического описания физических характеристик процессов, происходящих при работе реальных устройств.

Б) Цифровым автоматом называется условная, формальная модель любого информационного устройства дискретного действия, представленная на логическом уровне с использованием математического описания физических характеристик процессов, происходящих при работе реальных устройств.

В) Цифровым автоматом называется концептуальная модель информационного устройства дискретного действия, с использованием аналитических моделей физических характеристик процессов, происходящих при работе реальных устройств.

Г) Цифровым автоматом называется концептуальная модель информационного устройства дискретного действия, без использования аналитических моделей физических характеристик процессов, происходящих при работе реальных устройств.

6. В структурной теории цифровых автоматов блок L представляет



- А) Логический блок;
- Б) апериодическое звено;
- В) дифференцирующее звено;
- Г) интегрирующее звено.

7. Какие из перечисленных автоматов не являются комбинационными схемами?

- А) Сумматор.
- Б) Дешифратор.
- В) Счетчик
- Г) Мультиплексор

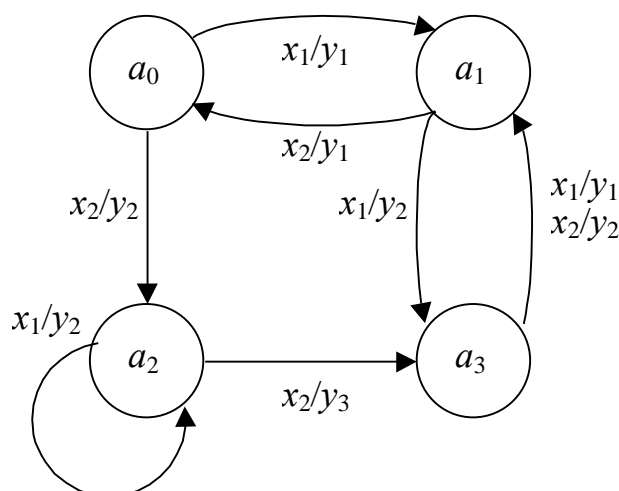
8. Какие из перечисленных автоматов являются комбинационными схемами?

- А) Регистр.
- Б) Триггер.
- В) Счетчик
- Г) Мультиплексор.

9. Автомат Мили описывается системой функций

- А) $a(t+1) = S(a(t), x(t))$, $y(t) = L(a(t), x(t))$;
- Б) $a(t+1) = S(a(t), x(t))$; $y(t+1) = L(a(t), x(t))$.
- В) $a(t+1) = S(a(t), x(t))$; $y(t) = L(a(t), x(t))$.
- Г) $a(t) = S(a(t), x(t))$; $y(t) = L(a(t), x(t))$.

10. На графе состояний автомата Мили



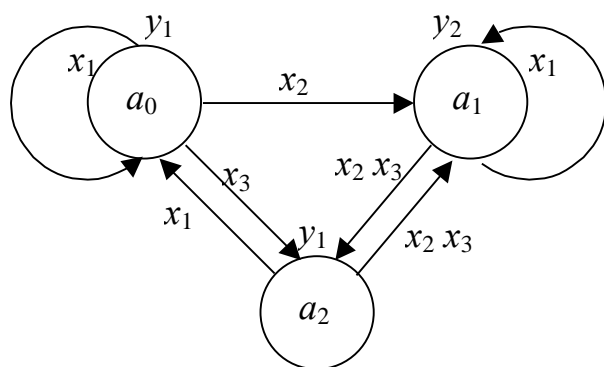
- А) вершины обозначают входные функции, а дуги - состояния автомата и выходные функции;
 Б) вершины обозначают выходные функции, а дуги - состояния автомата и входные функции;
 В) вершины обозначают состояния автомата, а дуги - входные и выходные функции.

Перечень контрольных заданий и (или) вопросов для оценки сформированности компетенции ПК-12 (контролируемый индикатор достижения компетенции ПК-12.2)

1. В синхронном автомате

- А) переходы в сопряженные состояния происходят в моменты времени, задаваемые дополнительным источником сигналов, в промежутках между моментами входной символ может меняться;
 Б) переходы в сопряженные состояния происходят в моменты времени, задаваемые дополнительным источником сигналов, в промежутках между моментами входной символ не должен меняться;
 В) переходы в сопряженные состояния происходят в моменты времени, соответствующие моментам изменения входного символа;

2. Какая последовательность состояний для нижеприведенного графа автомата Мура является правильной?



А)

$$\begin{array}{cccccccc}
 W_x = & x_1 & x_2 & x_2 & x_3 & x_3 & x_1 & x_1 \\
 & \downarrow & \downarrow & \downarrow & \downarrow & \downarrow & \downarrow & \downarrow \\
 & a_0 \rightarrow a_0 & \rightarrow a_1 & \rightarrow a_3 & \rightarrow a_1 & \rightarrow a_2 & \rightarrow a_0 & \rightarrow a_0 \\
 & \downarrow & \downarrow & \downarrow & \downarrow & \downarrow & \downarrow & \downarrow \\
 W_y = & ? & y_1 & y_2 & y_1 & y_2 & y_1 & y_1
 \end{array}$$

Б)

$$\begin{array}{cccccccc}
 W_x = & x_1 & x_2 & x_2 & x_1 & x_3 & x_1 & x_1 \\
 & \downarrow & \downarrow & \downarrow & \downarrow & \downarrow & \downarrow & \downarrow \\
 & a_0 \rightarrow a_0 & \rightarrow a_1 & \rightarrow a_2 & \rightarrow a_1 & \rightarrow a_2 & \rightarrow a_0 & \rightarrow a_0 \\
 & \downarrow & \downarrow & \downarrow & \downarrow & \downarrow & \downarrow & \downarrow \\
 W_y = & ? & y_1 & y_2 & y_1 & y_2 & y_1 & y_1 & y_1
 \end{array}$$

В)

$$\begin{array}{cccccccc}
 W_x = & x_1 & x_2 & x_2 & x_3 & x_3 & x_1 & x_1 \\
 & \downarrow & \downarrow & \downarrow & \downarrow & \downarrow & \downarrow & \downarrow \\
 & a_0 \rightarrow a_0 & \rightarrow a_1 & \rightarrow a_2 & \rightarrow a_1 & \rightarrow a_2 & \rightarrow a_0 & \rightarrow a_0 \\
 & \downarrow & \downarrow & \downarrow & \downarrow & \downarrow & \downarrow & \downarrow \\
 W_y = & ? & y_1 & y_2 & y_1 & y_2 & y_1 & y_1 & y_1
 \end{array}$$

Г)

$$\begin{array}{cccccccc}
 W_x = & x_1 & x_2 & x_2 & x_3 & x_3 & x_1 & x_1 \\
 & \downarrow & \downarrow & \downarrow & \downarrow & \downarrow & \downarrow & \downarrow \\
 & a_0 \rightarrow a_1 & \rightarrow a_1 & \rightarrow a_2 & \rightarrow a_1 & \rightarrow a_2 & \rightarrow a_0 & \rightarrow a_0 \\
 & \downarrow & \downarrow & \downarrow & \downarrow & \downarrow & \downarrow & \downarrow \\
 W_y = & ? & y_1 & y_2 & y_1 & y_2 & y_1 & y_1 & y_1
 \end{array}$$

3. Даны множества $A = \{1, 3, 5, 7, \dots\}$ и $B = \{3, 6, 9, \dots\}$. Найти их объединение и подобрать зависимость из нижеприведенного списка

А) $A \cup B = \{c \mid c = 2n + 1, \text{ или } c = 3n, n \in N, 0 \in N\}$;

Б) $A \cup B = \{c \mid c = 2n - 1, \text{ или } c = 3n, n \in N, 0 \in N\}$;

В) $A \cup B = \{c \mid c = 2n - 1, \text{ или } c = 3n, n \in N, 0 \notin N\}$;

Г) $A \cup B = \{c \mid c = 2n + 1, \text{ или } c = 3n, n \in N, 0 \notin N\}$.

4. Найти правильное выражение для декартова произведения множеств

А) $A \times B = \{\{a, b\} \mid a \in A, b \in B\}$.

Б) $A \times B = \{(a, b) \mid a \notin A, b \in B\}$.

5. Найти правильное выражение для мощности n объединяемых множеств

А)

$$\begin{aligned}
 |A_1 \cup A_2 \cup \dots \cup A_n| &= \sum_{1 \leq i \leq n} |A_i| - \sum_{1 \leq i_1 < i_2 \leq n} |A_{i_1} \cap A_{i_2}| - \dots \\
 &\dots - \sum_{1 \leq i_1 < i_2 < \dots < i_k \leq n} |A_{i_1} \cap A_{i_2} \cap \dots \cap A_{i_k}| - \dots - |A_1 \cap A_2 \cap \dots \cap A_n|.
 \end{aligned}$$

Б)

$$|A_1 \cup A_2 \cup \dots \cup A_n| = \sum_{1 \leq i \leq n} |A_i| + \sum_{1 \leq i < j \leq n} |A_{i1} \cap A_{i2}| + \dots$$

$$\dots + \sum_{1 \leq i < j < \dots < k \leq n} |A_{i1} \cap A_{i2} \cap \dots \cap A_{ik}| + \dots + |A_{11} \cap A_{12} \cap \dots \cap A_n|.$$

В)

$$|A_1 \cup A_2 \cup \dots \cup A_n| = \sum_{1 \leq i \leq n} |A_i| - \sum_{1 \leq i < j \leq n} |A_{i1} \cup A_{i2}| + \dots$$

$$\dots + (-1)^{k-1} \sum_{1 \leq i < j < \dots < k \leq n} |A_{i1} \cup A_{i2} \cup \dots \cup A_{ik}| + \dots + (-1)^{n-1} |A_1 \cup A_2 \cup \dots \cup A_n|.$$

Г)

$$|A_1 \cup A_2 \cup \dots \cup A_n| = \sum_{1 \leq i \leq n} |A_i| - \sum_{1 \leq i < j \leq n} |A_{i1} \cap A_{i2}| + \dots$$

$$\dots + (-1)^{k-1} \sum_{1 \leq i < j < \dots < k \leq n} |A_{i1} \cap A_{i2} \cap \dots \cap A_{ik}| + \dots + (-1)^{n-1} |A_1 \cap A_2 \cap \dots \cap A_n|.$$

6. Привести к дизъюнктивной нормальной форме и упростить выражение
 $(x \setminus y) \wedge (y \setminus x) = \bar{x}\bar{y} \vee xy$

7. Привести к дизъюнктивной нормальной форме и упростить выражение
 $(\overline{x \setminus y}) \vee (\overline{y \setminus x}) = x\bar{y} \vee \bar{x}y$

8. Привести к дизъюнктивной нормальной форме и упростить выражение
 $(x \setminus y) \wedge (x \oplus y) = \bar{x}y$

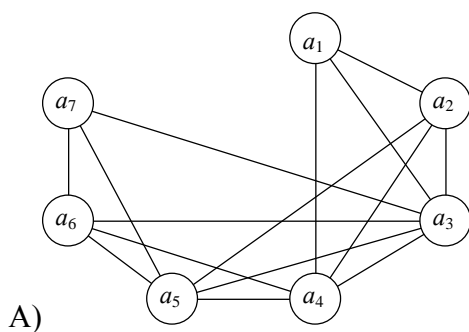
9. Привести к дизъюнктивной нормальной форме и упростить выражение
 $(x \oplus y) \vee (\overline{x \oplus y}) = 1$

10. Привести к дизъюнктивной нормальной форме и упростить выражение 14)
 $(x \oplus y) \wedge (\overline{x \oplus y}) = 0$

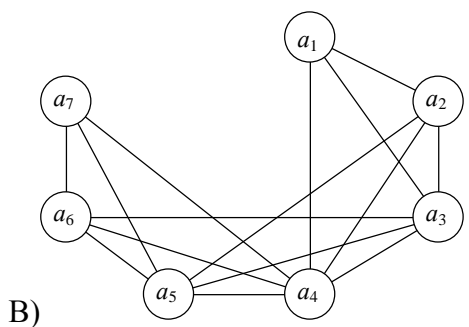
Перечень контрольных заданий и (или) вопросов для оценки сформированности компетенции ПК-12 (контролируемый индикатор достижения компетенции ПК-12.3)

1. Подобрать граф, соответствующий нижеприведенной таблице смежности.

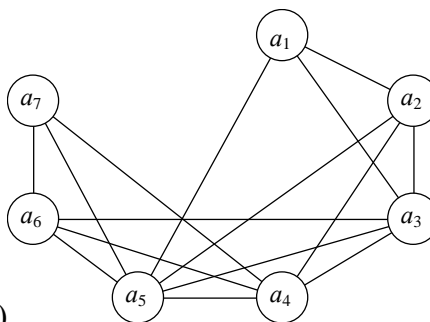
	a_1	a_2	a_3	a_4	a_5	a_6	a_7
a_1	0	1	1	1	0	0	0
a_2	1	0	1	1	1	0	0
a_3	1	1	0	1	1	1	0
a_4	1	1	1	0	1	1	1
a_5	0	1	1	1	0	1	1
a_6	0	0	1	1	1	0	1
a_7	0	0	0	1	1	1	0



Б



Г)



2. Определить, сколько ребер имеет дерево с p вершинами?

- А) p ;
 Б) $p - 1$;
 В) $p + 1$;
 Г) p^2 .

3. Найти правильное определение для результата перемножения матриц смежности ориентированного графа

- А) вектор;
 Б) число;
 В) симметричную матрицу, у которой все элементы принимают значения 0 или 1;
 Г) матрицу, элементы которой показывают количество путей из вершины с номером строки в вершину с номером столбца.

4. Для определения построения комбинационных схем достаточно одной операции

- А) конъюнкции;
 Б) дизъюнкции;
 В) штриха Шеффера;
 Б) стрелки Пирса.

5. Какому элементу цифрового устройства соответствует приведенная таблица истинности?

	0	1
0	0	1
1	1	0

- А) конъюнкции;
 Б) дизъюнкции;
 В) импликации;
 Г) суммирования по модулю 2.

6. Коды, представляющие натуральные двоичные числа, поступают на один параллельный вход устройства в последовательности: сначала код $A = (a_3, a_2, a_1, a_0)$, а затем код

$B = (b_3, b_2, b_1, b_0)$. Всего поступает 16 кодов. Разработать алгоритм, который описывает формирование кодов $\tilde{N} = B - A = (c_3, c_2, c_1, c_0)$.

7. Коды, представляющие натуральные двоичные числа, поступают побитно на единственный вход устройства в последовательности: сначала полностью код $A = (a_3, a_2, a_1, a_0)$, а затем полностью код $B = (b_3, b_2, b_1, b_0)$. Всего поступает 16 кодов. Разработать алгоритм, который описывает формирование кодов $\tilde{N} = A + B = (c_3, c_2, c_1, c_0)$.

8. Привести к дизъюнктивной нормальной форме и упростить выражение

$$\overline{(x \setminus y)} \oplus (y \setminus x) = \bar{x}y \vee x\bar{y}$$

9. Привести к дизъюнктивной нормальной форме и упростить выражение

$$(x \vee y) \setminus (x \wedge y) = \bar{x}\bar{y} \vee xy$$

10. Привести к дизъюнктивной нормальной форме и упростить выражение

$$(x \wedge y) \setminus (x \vee y) = 1$$

3. Оценочные средства (оценочные материалы) для проведения промежуточной аттестации обучающихся по дисциплине (модулю)

Перечень контрольных заданий и (или) вопросов для оценки сформированности компетенции ПК-12 (контролируемый индикатор достижения компетенции ПК-12.1)

01. Найти аксиомы булевой алгебры, которые могут быть использованы для эквивалентного преобразования схем управления при разработке управляющих автоматов.

А) дистрибутивность конъюнкции относительно дизъюнкции
 $a \wedge (b \vee c) = (a \wedge b) \vee (a \wedge c)$, так и дистрибутивность дизъюнкции относительно конъюнкции
 $a \wedge (b \vee c) = (a \wedge b) \vee (a \wedge c)$;

Б) только дистрибутивность конъюнкции относительно дизъюнкции
 $a \wedge (b \vee c) = (a \wedge b) \vee (a \wedge c)$;

В) только дистрибутивность дизъюнкции относительно конъюнкции
 $a \wedge (b \vee c) = (a \wedge b) \vee (a \wedge c)$;

Г) аксиомы дистрибутивности не определены.

02. Найти правильное определение автоматного времени для использования при проектировании цифровых автоматов.

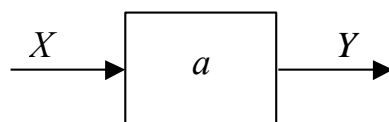
А) время, за которое дискретный автомат может быть рассчитан с применением ЭВМ;

Б) моменты смены состояний автомата;

В) период (в секундах) между моментами смены состояний автомата;

Г) моменты наблюдения состояний автомата внешним наблюдателем.

03. В абстрактном автомате, представленном схемой на рисунке



А) X представляет планируемые состояния автомата, а Y - фактические состояния автомата;

Б) X представляет входное слово, а Y - фактические состояния автомата;

В) X представляет входное слово, а Y - выходное слово;

Г) X представляет планируемые состояния автомата, а Y - выходное слово.

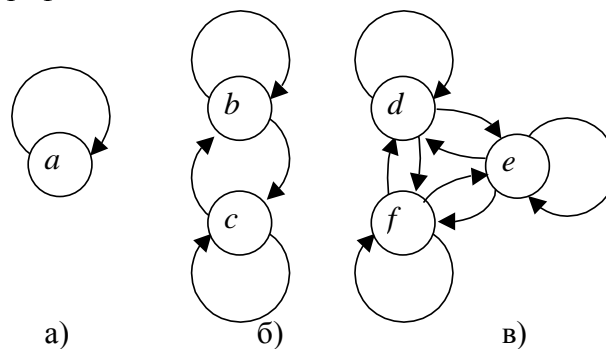
04. Автоматами с памятью называются

- А) аналоговые схемы, содержащие интегрирующее звено;
- Б) аналоговые схемы, содержащие колебательное звено;
- В) цифровые схемы, содержащие счётчики тактов;
- В) цифровые схемы, содержащие сумматоры кодов;

05. Какие из перечисленных автоматов являются комбинационными схемами?

- А) Регистр
- Б) Триггер
- В) Счетчик
- Г) Мультиплексор

06. Нижеприведенные графы показывают для отношения эквивалентности $a \equiv b$ свойства



- А) рефлексивности, транзитивности, симметричности;
- Б) рефлексивности, симметричности, транзитивности;
- В) транзитивности, симметричности рефлексивности;
- Г) транзитивности, рефлексивности, симметричности.

07. Корнем дерева называется

- А) любая вершина неориентированного графа типа "дерево";
- Б) вершина орграфа, недостижимая из других вершин, и из которой достижима любая вершина;
- В) вершина орграфа, недостижимая из других вершин;
- Г) вершина орграфа, из которой достижима любая вершина.

08. Какой граф называется двудольным?

А) Двудольным называется граф, множество V вершин которого разделяется на подмножества B и C , такие, что $B \cap C = \emptyset$, $B \cup C = V$ причем для каждой дуги $[a_i, a_j] \in E$ $a_i \in B$, если $a_j \in C$, и наоборот, $a_i \in C$, если $a_j \in B$.

Б) Двудольным называется орграф, множество V вершин которого разделяется на подмножества B и C , такие, что $B \cap C = \emptyset$, $B \cup C = V$ причем для каждой дуги $[a_i, a_j] \in E$ $a_i \in B$, если $a_j \in C$, и наоборот, $a_i \in C$, если $a_j \in B$.

В) Двудольным называется граф, множество V вершин которого разделяется на подмножества B и C , такие, что $B \cap C = \emptyset$, $B \cup C = V$.

Г) Двудольным называется орграф, множество V вершин которого разделяется на подмножества B и C , такие, что $B \cap C = \emptyset$, $B \cup C = V$.

09. Группой называется алгебра $(M; *)$, у которой для операции $*$ приняты аксиомы

- А) ассоциативности, коммутативности и существования обратного элемента, такого, что $a^{-1} * a = e$, или $a * a^{-1} = e$;
 Б) ассоциативности и существования обратного элемента, такого, что $a^{-1} * a = e$, или $a * a^{-1} = e$.
 В) коммутативности и существования обратного элемента, такого, что $a^{-1} * a = e$, или $a * a^{-1} = e$;
 Г) о существовании обратного элемента a^{-1} , такого, что $a^{-1} * a = e$, или $a * a^{-1} = e$.

10. Приведенная таблица истинности соответствует операции

	0	1
0	1	1
1	0	1

- А) конъюнкции;
 Б) дизъюнкции;
 В) импликации;
 Г) суммирования по модулю 2.

11. Автомат Мура описывается системой функций

- А) $a(t+1) = S(a(t), x(t+1)), y(t) = L(a(t))$.
 Б) $a(t+1) = S(a(t), x(t)), y(t) = L(a(t))$.
 В) $a(t) = S(a(t), x(t)), y(t) = L(a(t))$.
 Г) $a(t+1) = S(a(t), x(t)), y(t+1) = L(a(t))$.

Перечень контрольных заданий и (или) вопросов для оценки сформированности компетенции ПК-12 (контролируемый индикатор достижения компетенции ПК-12.2)

1. Коды, представляющие натуральные двоичные числа, поступают побитно на единственный вход устройства в последовательности: сначала полностью код $A = (a_3, a_2, a_1, a_0)$, а затем полностью код $B = (b_3, b_2, b_1, b_0)$. Всего поступает 16 кодов. Разработать алгоритм, который описывает формирование кодов $\tilde{N} = A + B = (c_3, c_2, c_1, c_0)$.

2. Коды A , представляющие натуральные 4-х разрядные двоичные числа, поступают побитно на единственный вход устройства, начиная со старшего разряда. Всего поступает 16 кодов. Разработать алгоритм, который описывает формирование кодов $C_i = C_{i-1} + \dot{A}_i$, C_i - восьми-разрядный код. $C_i = 0$.

3. Коды A , представляющие натуральные 4-х разрядные двоичные числа, поступают побитно на единственный вход устройства, начиная с младшего разряда. Всего поступает 16 кодов. Разработать алгоритм, который описывает формирование кодов $C_i = C_{i-1} + \dot{A}_i$, C_i - восьми-разрядный код. $C_i = 0$.

4. Параллельные коды A , представляющие натуральные 4-х разрядные двоичные числа, поступают на вход устройства. Всего поступает 16 кодов. Разработать алгоритм, который описывает формирование кодов $C_i = C_{i-1} + \dot{A}_i$, если i - четное. $C_i = C_{i-1} - \dot{A}_i$, если i - нечетное

5. Натуральные 4-х разрядные двоичные числа поступают на единственный вход последовательно, разряд за разрядом, начиная с младшего. Всего поступает 16 кодов. Разработать алгоритм, который описывает формирование кодов $C_i = A_{i-1} - \dot{A}_i$

6. Аппаратная часть спецвычислителя содержит одноразрядный сумматор и память для хранения промежуточных результатов. Два восьмиразрядных числа поступают на два входа спецвычислителя последовательно, бит за битом, каждое. Разработать алгоритм суммирования много-разрядных чисел

7. Разработать алгоритм перемножения двух восьмиразрядных чисел с фиксированной запятой

8. Коды, представляющие натуральные двоичные числа, поступают на один параллельный вход устройства в последовательности: сначала код $A = (a_3, a_2, a_1, a_0)$, а затем код $B = (b_3, b_2, b_1, b_0)$. Всего поступает 16 кодов. Разработать алгоритм, который описывает формирование кодов $\tilde{N} = A + B = (c_3, c_2, c_1, c_0)$. В случае, если при суммировании происходит переполнение, должен формироваться код $\tilde{N} = (0, 0, 0, 0)$.

9. Коды, представляющие натуральные двоичные числа, поступают на один параллельный вход устройства в последовательности: сначала код $A = (a_3, a_2, a_1, a_0)$, а затем код $B = (b_3, b_2, b_1, b_0)$. Всего поступает 16 кодов. Разработать алгоритм, который описывает формирование кодов $\tilde{N} = A - B = (c_3, c_2, c_1, c_0)$.

10. Коды, представляющие натуральные двоичные числа, поступают на один параллельный вход устройства в последовательности: сначала код $A = (a_3, a_2, a_1, a_0)$, а затем код $B = (b_3, b_2, b_1, b_0)$. Всего поступает 16 кодов. Разработать алгоритм, который описывает формирование кодов $\tilde{N} = B - A = (c_3, c_2, c_1, c_0)$.

Перечень контрольных заданий и (или) вопросов для оценки сформированности компетенции ПК-12 (контролируемый индикатор достижения компетенции ПК-12.3)

12. Автономным автоматом называется

- А) особая разновидность цифровых автоматов, у которых отсутствует вход;
- Б) цифровые автоматы, имеющие внешние только начальные и конечные состояния;
- В) цифровые автоматы, у которых отсутствуют выходы.
- Г) Таких автоматов не существует.

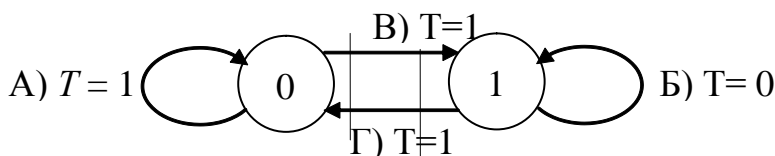
13. Граф состояний автомата должен быть

- А) односвязным (сильносвязным);
- Б) многосвязным;
- В) односвязным (может быть слабосвязным).

14. Какие состояния автоматов называются 0-эквивалентными?

- А) Два состояния a_i и a_j автомата являются 0-эквивалентными, если начальным кодом $L(a_i)$ и $L(a_j)$, является код нуля.
- Б) Два состояния a_i и a_j автомата являются 0-эквивалентными, если при них выдается один и тот же выходной символ $y_k = L(a_i) = L(a_j)$.
- В) Два состояния a_i и a_j автомата являются 0-эквивалентными, если конечным кодом $L(a_i)$ и $L(a_j)$ является код нуля.
- Г) Два состояния a_i и a_j автомата являются 0-эквивалентными, если в последовательности кодов $L(a_i)$ и $L(a_j)$ имеется код нуля.

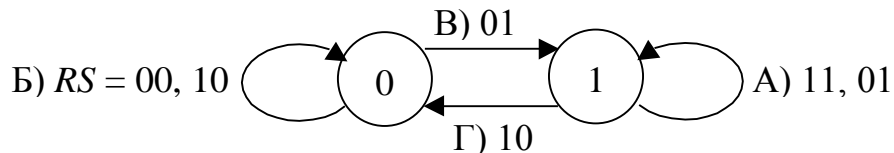
15. Определить, какие переходы Т-триггера является правильными?



16. Определить, Какие переключения D-триггера с инверсным входом являются правильными?

q/D	0	1
0	1 А)	0 В)
1	1 Б)	1 Г)

17. Определить, какой переход не характерен для RS-триггера?



18. Определить, какой тип RS-триггера определяется ниже следующей таблицей?

q/RS	00	01	10	11
0	0	1	0	0
1	1	1	0	1

- А) RS.
- Б) R.
- В) S.
- Г) Триггер с парафазным возбуждением

19. Определить, какая таблица является верной для JK-триггера?

А) Б) В) Г)

JK	q/	0	1	0	1	0	1	0	1	0	1	0	1	0	1	0	1
0																	
1																	

20. Определить, какие функции в цифровых устройствах выполняет операционный автомат?

- А) Переводит числа из одной системы счисления в другую.
- Б) Производит непосредственную обработку информации.
- В) Управляет выполнением операций.
- Г) Вырабатывает признак завершения операций.

4. Оценочные средства (оценочные материалы) для проведения промежуточной аттестации обучающихся (защиты курсовой работы) по дисциплине (модулю)

Перечень контрольных заданий и (или) вопросов для оценки сформированности компетенции ПК-12 (контролируемый индикатор достижения компетенции ПК-12.1)

01. Составить электрическую схему дешифратора для 2-х адресных входов и 4-х выходов на элементах И.

02. Составить электрическую схему дешифратора для 2-х адресных входов и 4-х выходов на элементах ИЛИ.

03. Составить электрическую схему дешифратора для 3-х адресных входов и 8-ми выходов на элементах И.

04. Составить электрическую схему дешифратора для 3-х адресных входов и 8-ми выходов на элементах ИЛИ.

05. Составить электрическую схему демультиплексора для 2-х адресных входов и 4-х выходов на элементах И.

06. Составить электрическую схему демультиплексора для 2-х адресных входов и 4-х выходов на элементах ИЛИ.

07. Составить электрическую схему демультиплексора для 3-х адресных входов и 8-ми выходов на элементах И.

08. Составить электрическую схему демультиплексора для 3-х адресных входов и 8-ми выходов на элементах ИЛИ.

09. Составить электрическую схему мультиплексора для 2-х адресных входов и 4-х информационных входов на элементах И-НЕ.

10. Составить электрическую схему мультиплексора для 2-х адресных входов и 4-х информационных входов на элементах ИЛИ-НЕ.

Перечень контрольных заданий и (или) вопросов для оценки сформированности компетенции ПК-12 (контролируемый индикатор достижения компетенции ПК-12.2)

11. Составить электрическую схему мультиплексора для 3-х адресных входов и 8-ми информационных входов на элементах И-НЕ.

12. Составить электрическую схему мультиплексора для 3-х адресных входов и 8-ми информационных входов на элементах ИЛИ-НЕ.

13. Составить электрическую схему сумматора для 2-х входов данных и входа переполнения в дизъюнктивно-нормальной форме.

14. Составить электрическую схему сумматора для 2-х входов данных и входа переполнения в конъюнктивно-нормальной форме.

15. Составить электрическую схему компаратора для 2-х входов данных в дизъюнктивно-нормальной форме.

16. Составить электрическую схему сумматора для 2-х входов данных в конъюнктивно-нормальной форме.

17. Составить электрическую схему RSE-триггера на элементах И-НЕ.

18. Составить электрическую схему RSE-триггера на элементах ИЛИ-НЕ.

19. Составить электрическую схему DE-триггера на элементах И-НЕ.

20. Составить электрическую схему DE-триггера на элементах ИЛИ-НЕ.

Перечень контрольных заданий и (или) вопросов для оценки сформированности компетенции ПК-12 (контролируемый индикатор достижения компетенции ПК-12.3)

21. Привести к дизъюнктивной нормальной форме и упростить выражение $(x \setminus y) \wedge (y \setminus x) = \bar{x}\bar{y} \vee xy$

22. Привести к дизъюнктивной нормальной форме и упростить выражение $(x \setminus y) \vee (y \setminus x) = 1$

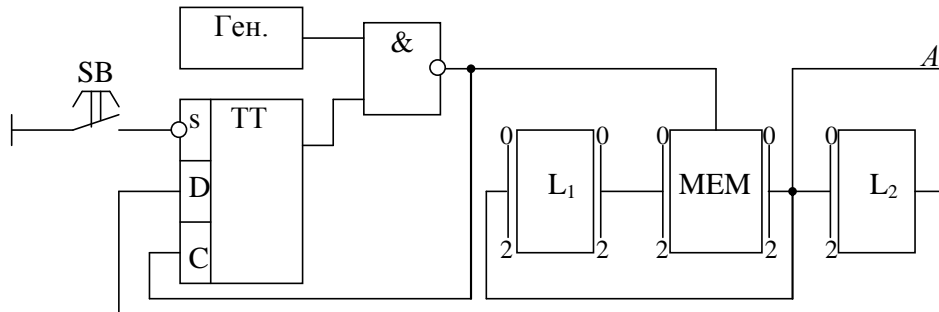
23. Привести к дизъюнктивной нормальной форме и упростить выражение $(x \setminus y) \oplus (y \setminus x) = \bar{x}\bar{y} \vee x\bar{y}$

24. Привести к дизъюнктивной нормальной форме и упростить выражение $(x \setminus y) \wedge (x \oplus y) = \bar{x}y$

25. Привести к дизъюнктивной нормальной форме и упростить выражение $(x \setminus y) \vee (x \oplus y) = 1$

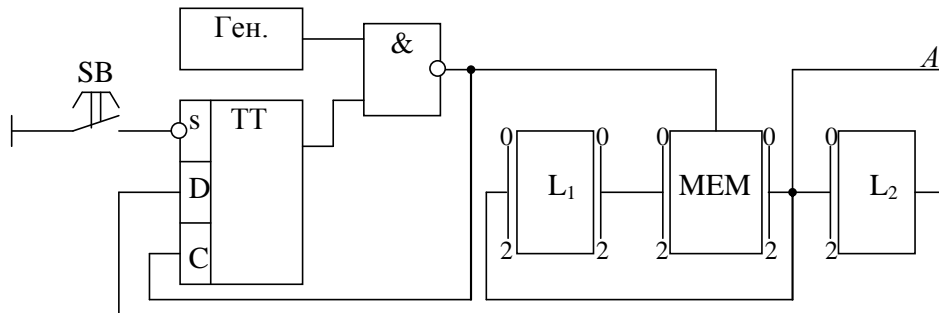
t	0	1	2	3	4	5	6	7
A_1	1	0	1	0	1	0	1	0
A_2	0	1	1	0	0	1	1	0
A_3	0	0	0	1	1	1	1	0

37. Автомат, структура которого показана на рисунке, запускается кнопкой SB, генерирует последовательность кодов в соответствии с таблицей, после чего останавливается. Описать блоки L_1, L_2 . (Элементная база - «штрих Шеффера» (И-НЕ) и D-триггеры).



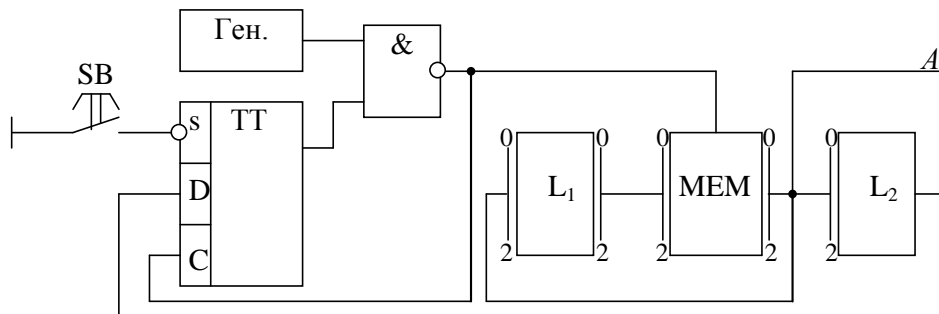
t	0	1	2	3	4	5	6	7
A_1	0	1	1	0	0	1	1	0
A_2	0	0	1	1	1	1	0	0
A_3	0	0	0	0	1	1	1	1

38. Автомат, структура которого показана на рисунке, запускается кнопкой SB, генерирует последовательность кодов в соответствии с таблицей, после чего останавливается. Описать блоки L_1, L_2 . (Элементная база - «штрих Шеффера» (И-НЕ) и D-триггеры).



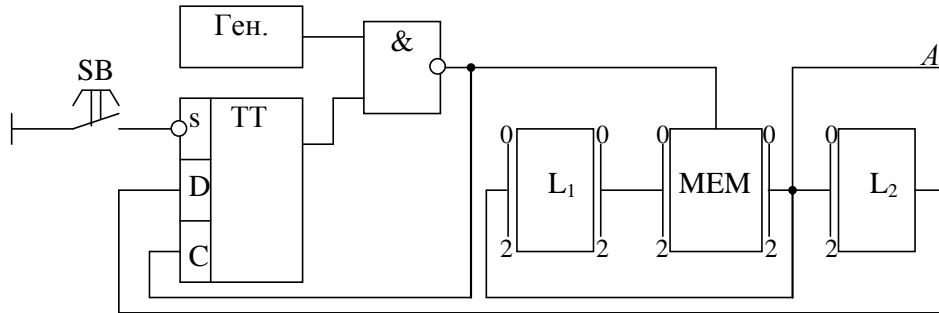
t	0	1	2	3	4	5	6	7
A_1	1	1	0	0	1	1	0	0
A_2	0	1	1	1	1	0	0	0
A_3	0	0	0	1	1	1	1	0

39. Автомат, структура которого показана на рисунке, запускается кнопкой SB, генерирует последовательность кодов в соответствии с таблицей, после чего останавливается. Описать блоки L_1, L_2 . (Элементная база - «штрих Шеффера» (И-НЕ) и D-триггеры).



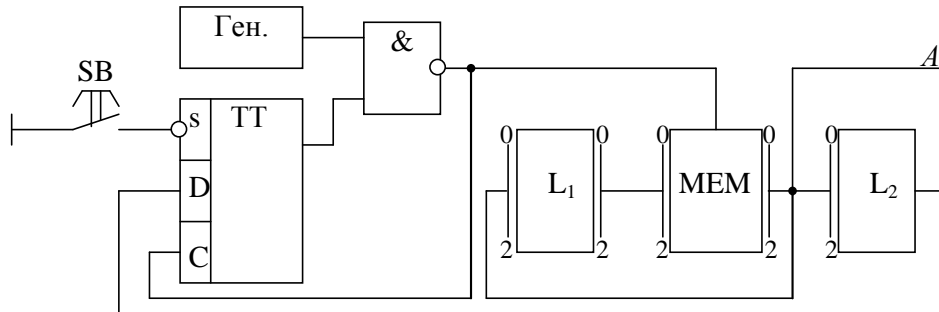
t	0	1	2	3	4	5	6	7
A_1	1	0	0	1	1	0	0	1
A_2	1	1	1	1	0	0	0	0
A_3	0	0	1	1	1	1	0	0

40. Автомат, структура которого показана на рисунке, запускается кнопкой SB, генерирует последовательность кодов в соответствии с таблицей, после чего останавливается. Описать блоки L_1, L_2 . (Элементная база - «штрих Шеффера» (И-НЕ) и D-триггеры).



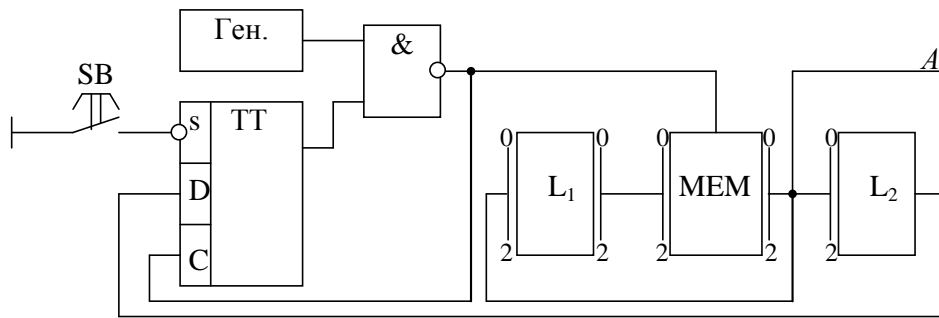
t	0	1	2	3	4	5	6	7
A_1	0	1	0	1	0	1	1	0
A_2	0	0	1	1	0	0	1	1
A_3	0	0	0	0	1	1	1	1

41. Автомат, структура которого показана на рисунке, запускается кнопкой SB, генерирует последовательность кодов в соответствии с таблицей, после чего останавливается. Описать блоки L_1, L_2 . (Элементная база - «штрих Шеффера» (И-НЕ) и D-триггеры).



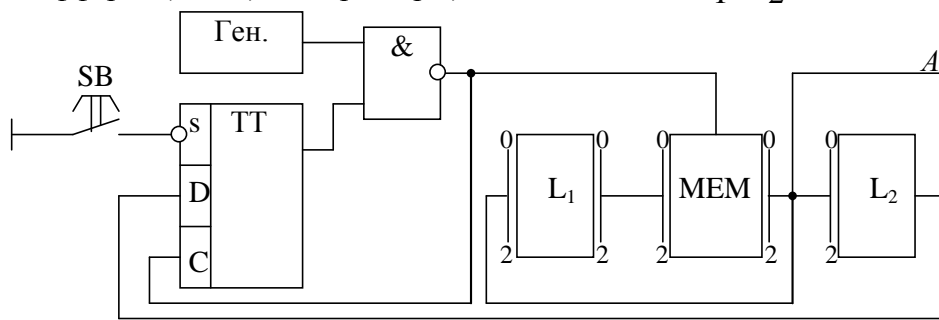
t	0	1	2	3	4	5	6	7
A_1	0	1	1	0	0	1	0	1
A_2	0	0	1	1	0	0	1	1
A_3	1	1	1	1	0	0	0	0

42. Автомат, структура которого показана на рисунке, запускается кнопкой SB, генерирует последовательность кодов в соответствии с таблицей, после чего останавливается (Элементная база - «штрих Шеффера» (И-НЕ) и D-триггеры). Описать блоки L_1, L_2 .



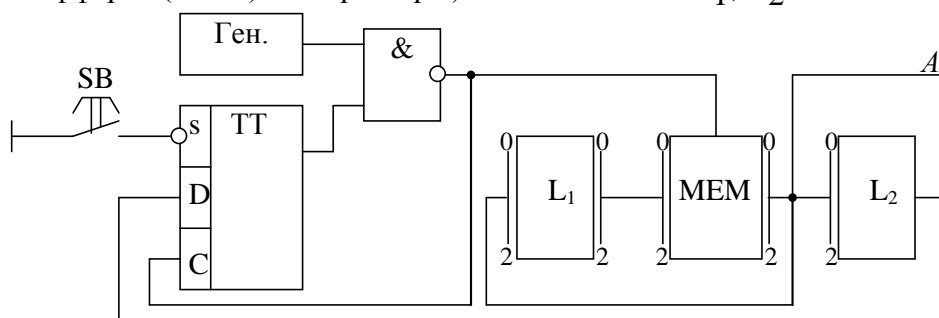
t	0	1	2	3	4	5	6	7
A_1	0	0	1	1	0	0	1	1
A_2	0	0	1	1	1	1	0	0
A_3	0	1	0	1	0	1	0	1

43. Автомат, структура которого показана на рисунке, запускается кнопкой SB, генерирует последовательность кодов в соответствии с таблицей, после чего останавливается (Элементная база - «штрих Шеффера» (И-НЕ) и D-триггеры). Описать блоки L_1, L_2 .



t	0	1	2	3	4	5	6	7
A_1	0	1	0	1	0	1	0	1
A_2	0	0	1	1	1	1	0	0
A_3	0	0	1	1	0	0	1	1

44. Автомат, структура которого показана на рисунке, запускается кнопкой SB, генерирует последовательность кодов в соответствии с таблицей, после чего останавливается (Элементная база - «штрих Шеффера» (И-НЕ) и D-триггеры). Описать блоки L_1, L_2 .



t	0	1	2	3	4	5	6	7
A_1	0	1	1	1	0	0	0	1
A_2	0	0	1	1	1	1	0	0
A_3	0	0	0	1	0	1	1	1

45. Аппаратная часть спецвычислителя содержит одноразрядный сумматор и память для хранения промежуточных результатов. Два восьмиразрядных числа поступают на два входа спец-

вычислителя последовательно, бит за битом, каждое. Разработать алгоритм суммирования много разрядных чисел

46. Разработать алгоритм перемножения двух восьмиразрядных чисел с фиксированной запятой

47. Коды, представляющие натуральные двоичные числа, поступают на один параллельный вход устройства в последовательности: сначала код $A = (a_3, a_2, a_1, a_0)$, а затем код $B = (b_3, b_2, b_1, b_0)$. Всего поступает 16 кодов. Разработать алгоритм, который описывает формирование кодов $\tilde{N} = A + B = (c_3, c_2, c_1, c_0)$. В случае, если при суммировании происходит переполнение, должен формироваться код $\tilde{N} = (0, 0, 0, 0)$.

48. Коды, представляющие натуральные двоичные числа, поступают на один параллельный вход устройства в последовательности: сначала код $A = (a_3, a_2, a_1, a_0)$, а затем код $B = (b_3, b_2, b_1, b_0)$. Всего поступает 16 кодов. Разработать алгоритм, который описывает формирование кодов $\tilde{N} = A - B = (c_3, c_2, c_1, c_0)$.

49. Коды, представляющие натуральные двоичные числа, поступают на один параллельный вход устройства в последовательности: сначала код $A = (a_3, a_2, a_1, a_0)$, а затем код $B = (b_3, b_2, b_1, b_0)$. Всего поступает 16 кодов. Разработать алгоритм, который описывает формирование кодов $\tilde{N} = B - A = (c_3, c_2, c_1, c_0)$.

50. Коды, представляющие натуральные двоичные числа, поступают побитно на единственный вход устройства в последовательности: сначала полностью код $A = (a_3, a_2, a_1, a_0)$, а затем полностью код $B = (b_3, b_2, b_1, b_0)$. Всего поступает 16 кодов. Разработать алгоритм, который описывает формирование кодов $\tilde{N} = A + B = (c_3, c_2, c_1, c_0)$.

51. Коды A , представляющие натуральные 4-х разрядные двоичные числа, поступают побитно на единственный вход устройства, начиная со старшего разряда. Всего поступает 16 кодов. Разработать алгоритм, который описывает формирование кодов $C_i = C_{i-1} + \dot{A}_i$, C_i - восьмиразрядный код. $C_i = 0$.

52. Коды A , представляющие натуральные 4-х разрядные двоичные числа, поступают побитно на единственный вход устройства, начиная с младшего разряда. Всего поступает 16 кодов. Разработать алгоритм, который описывает формирование кодов $C_i = C_{i-1} + \dot{A}_i$, C_i - восьмиразрядный код. $C_i = 0$.

53. Параллельные коды A , представляющие натуральные 4-х разрядные двоичные числа, поступают на вход устройства. Всего поступает 16 кодов. Разработать алгоритм, который описывает формирование кодов $C_i = C_{i-1} + \dot{A}_i$, если i - четное. $C_i = C_{i-1} - \dot{A}_i$, если i - нечетное

54. Натуральные 4-х разрядные двоичные числа поступают на единственный вход последовательно, разряд за разрядом, начиная с младшего. Всего поступает 16 кодов. Разработать алгоритм, который описывает формирование кодов $C_i = A_{i-1} - \dot{A}_i$