

МИНОБРНАУКИ РОССИИ

Федеральное государственное бюджетное
образовательное учреждение высшего образования
«Тульский государственный университет»

Политехнический институт
Кафедра «Промышленная автоматика и робототехника»

Утверждено на заседании кафедры
«Промышленная автоматика и робототех-
ника»

« 17 » января 2023г., протокол № 2

И.о заведующего кафедрой

 О.А.Ерзин

МЕТОДИЧЕСКИЕ УКАЗАНИЯ
по выполнению лабораторных работ
по дисциплине (модулю)
«Программирование микропроцессоров информационных систем»

основной профессиональной образовательной программы
высшего образования – программы бакалавриата

по направлению подготовки
09.03.02 Информационные системы и технологии

с направленностью (профилем)
Информационные системы и технологии в робототехнике

Форма обучения: очная

Идентификационный номер образовательной программы: 090302-02-21

Тула 2023 год

Разработчик(и) методических указаний

Зайчиков Игорь Вячеславович, канд.техн.наук, доц.

(ФИО, должность, ученая степень, ученое звание)



(подпись)

(ФИО, должность, ученая степень, ученое звание)

(подпись)

Содержание

Введение

1. Общие требования и методические указания
2. Правила техники безопасности при выполнении лабораторных работ
3. Лабораторная работа №1.
Изучение архитектуры учебного микропроцессорного комплекта УМПК-80
4. Лабораторная работа №2.
Изучение ассемблерных команд, машинных кодов УМПК-80
5. Лабораторная работа №3.
Изучение способов программирования УМПК-80
6. Лабораторная работа №4.
Составление и отладка управляющих программ УМПК-80 звуковым сигналом
7. Лабораторная работа №5.
Составление и отладка управляющих программ УМПК-80 знакосинтезирующим дисплеем
8. Лабораторная работа №6.
Составление и отладка управляющих программ УМПК-80 вывода статической строки на знакосинтезирующем дисплее
9. Лабораторная работа №7.
Составление и отладка управляющих программ УМПК-80 вывода бегущей строки на знакосинтезирующем дисплее
10. Библиографический список использованных источников.

ВЕДЕНИЕ

Широкое применение микропроцессоров при построении систем управления открыло широкие возможности для робототехники. Встроенные микроЭВМ на основе микропроцессоров позволяют существенно расширить функциональные возможности современных роботов, увеличить их надежность, снизить стоимость, улучшить формы общения человека-оператора и промышленного робота.

Все это делает актуальной задачу качественной подготовки студентов специальности "Робототехнические системы" по дисциплине "Микропроцессорные устройства управления". В рамках этого курса студенты изучают устройство микропроцессора БИС серии K580, устройство микроЭВМ на этом микропроцессоре, его систему команд и программирование на машинном ассемблере. Изучение теоретического материала курса подкреплено проведением практических и лабораторных занятий. Лабораторные работы очень эффективно проводить с использованием учебной микроЭВМ, УМПК-80, построенной на базе микропроцессора БИС K580BM80. С помощью микроЭВМ УМПК-80 студенты изучают особенности работы однокристалльных микропроцессоров с фиксированным подбором команд, вырабатывают навыки программирования таких микропроцессоров, исследуют программные и аппаратные средства ввода и отображения информации в микро

Настоящие лабораторные работы являются второй частью цикла работ, посвященных практическому освоению студентами основ построения и программирования микропроцессорных систем и содержат три двухчасовые лабораторные работы. Они являются методическим руководством, позволяющим развить у студентов навыки работы с микропроцессорными системами, построенными на базе микропроцессора с фиксированным набором команд БИС серии K580 и закрепить теоретический материал соответствующего курса. Материал соответствует рабочей программе курса "Микропроцессорные устройства управления", содержит необходимые теоретические сведения, иллюстрирован конкретными примерами и позволяет студентам приобрести навыки самостоятельного программирования микропроцессоров с фиксированным набором команд, широко используемых при построении систем управления цикловых систем управления промышленными роботами.

1. ОБЩИЕ ТРЕБОВАНИЯ И МЕТОДИЧЕСКИЕ УКАЗАНИЯ.

Учебная микроЭВМ УМПК-80 - это сложное техническое устройство, позволяющее со всей наглядностью изучать архитектуру микроЭВМ и исследовать основные информационные процессы, протекающие в ней при выполнении рабочей программы, благодаря наличию светодиодной индикации всех шин микроЭВМ, адресной, данных и управления, а также благодаря наличию режимов работы: покомандного, потактового. Программирование микроЭВМ ведется в машинных кодах микропроцессора БИС K580BM80, и после освоения этой части лабораторного практикума студенты, как правило, имеют хорошие навыки программирования микропроцессоров. Однако следует иметь в виду повышенные требования к внимательности разработчика программ в машинных кодах, к тщательности подготовки и ввода программ и данных в микроЭВМ, поскольку в УМПК-80 нет программы редактора, облегчающей работу программиста.

Каждая лабораторная работа из предложенного цикла содержит теоретический материал. При подготовке к лабораторной работе следует изучить теоретические

сведения, уяснить основные положения, законспектировать ключевые моменты, необходимые для выполнения заданий.

По завершения всего объема данного цикла лабораторных работ следует приступать к оформлению отчета. Сдача выполненных работ производится в конце каждого цикла. Отчет по лабораторной работе должен содержать:

1. Название, цель и задачи лабораторной работы.
2. Описание и назначение используемых в работе программных средств.
3. Блок-схемы алгоритмов решаемых задач и тексты разработанных программ с подробным описанием.
4. Результаты выполнения созданных программ в виде последовательности чисел соответствующих каждой модификации программы, таблицы значений, либо подробного описания действий, производимых микроЭВМ по программе пользователя над имитаторами выходных устройств.
5. Ответы на вопросы в заданиях на каждую лабораторную работу.

2 . ПРАВИЛА ТЕХНИКИ БЕЗОПАСНОСТИ ПРИ ВЫПОЛНЕНИИ ЛАБОРАТОРНЫХ РАБОТ.

2.1. При эксплуатации и техническом обслуживании учебной микроЭВМ УМПК-80 обязательно соблюдать "Правила технической эксплуатации электроустановок" и "Правила техники безопасности при эксплуатации электроустановок".

2.2. Наладочные работы, осмотры, ремонт производить только при полном отключения микроЭВМ от сети.

ЗАПРЕЩАЕТСЯ! Заменять предохранители при включенной в сеть микроЭВМ, эксплуатировать микроЭВМ без заземления.

ВНИМАНИЕ! Повторное включение микроЭВМ следует производить не ранее чем через 5 с после погасания светодиода "Перегрузка".

3. Лабораторная работа №1.

Изучение архитектуры учебного микропроцессорного комплекта УМПК-80

1. ЦЕЛЬ И ЗАДАЧИ РАБОТЫ.

Целью работы является освоение функционирования архитектуры учебного микропроцессорного комплекта УМПК-80

Задачей работы является изучение особенностей аппаратуры и правил функционирования имеющихся блоков учебного микропроцессорного комплекта УМПК-80

2. ТЕОРЕТИЧЕСКИЕ СВЕДЕНИЯ

2.1. Функциональная схема учебного микропроцессорного комплекта УМПК-80 (плакат)

2.2. Учебная микроЭВМ УМПК-80. ПБА2.390.039.ПС. Паспорт.

3. ИСПОЛЬЗУЕМОЕ ОБОРУДОВАНИЕ.

Учебная микроЭВМ типа УМПК 80.

4. ЗАДАНИЕ НА РАБОТУ.

1. Ознакомиться и зарисовать функциональную схему учебного микропроцессорного комплекта УМПК-80

2. По паспорту ознакомиться и зафиксировать основные правила функционирования узлов схемы учебного микропроцессорного комплекта УМПК-80

3. Ознакомиться со служебными режимами функционирования схемы учебного микропроцессорного комплекта УМПК-80 для отладки программ.

4. Обратить особое внимание для дальнейшего программирования на устройства звукового сигнала, светодиодного дисплея, клавиатуры, регистровых портов ввода-вывода и системы индикации

5. КОНТРОЛЬНЫЕ ВОПРОСЫ.

1. Какие режимы клавиатуры для отладки программ доступны?

2. Что регистрируют светодиодные индикаторы УМПК-80?

3. Как вводятся машинные коды в память УМПК-80?

4. Какие основные узлы имеются в УМПК-80?

6. СОДЕРЖАНИЕ ОТЧЕТА

Отчёт должен содержать функциональную схему учебного микропроцессорного комплекта УМПК-80 и основные правила функционирования его узлов

7. БИБЛИОГРАФИЧЕСКИЙ СПИСОК ИСПОЛЬЗОВАННЫХ ИСТОЧНИКОВ.

1. Микропроцессоры: в 3-х кн. Кн. 3. Средства отладки, лабораторный практикум, задачник: Учеб. для втузов/Н.В.Воробьёв, В.Л.Горбунов, А.В. Горячев и др.; Под ред. Л.Н. Преснухина. - К.: Высш.шк., 1936. - 351 с.

2. Учебная микроЭВМ УМПК-80. ПБА2.390.039.ПС. Паспорт.

4. Лабораторная работа №2.

Изучение ассемблерных команд, машинных кодов и способов программирования УМПК-80

1. ЦЕЛЬ И ЗАДАЧИ РАБОТЫ.

Целью работы является освоение способов адресации, системы команд и программирования однокристальных микропроцессоров с фиксированным набором команд.

Задачей работы является изучение особенностей команд и их кодировки при использовании ассемблера и Машинных кодов

2. ТЕОРЕТИЧЕСКИЕ СВЕДЕНИЯ

Способы адресации

Микропроцессор (МП) КР580ВМ80 является наиболее распространенным в настоящее время. Для большинства приложений, связанных с разработкой прикладных программ, достаточно рассмотреть программную модель данного МП. Знание программной модели рис.1 и системы команд МП являются необходимой информацией для обеспечения проектирования специализированных контроллеров и управляющих микроЭВМ на базе МП КР580ВМ80 с применением языка ассемблера.

Отличительной особенностью МП является возможность программного объединения 8 - битных регистров общего назначения (РОН) в 16 -битные регистровые пары. Данные пары могут хранить 16-битные операнды или быть задействованы в

качестве указателей памяти. Основным указателем памяти является Н-пара, которая адресуется в командах как РОН с адресом 110. Ячейка памяти, адрес которой определяется содержимым Н-пары, обозначается М. Микропроцессор КР580ВМ80 может адресовать до 256 портов ввода и до 256 портов вывода. Максимальный размер прямо адресуемой памяти достигает 64 кбайта, рис. 2.

Наиболее простой и в тоже время неэкономичной является прямая адресация: в поле операнда содержится полный 16-битовый адрес памяти. Прямая адресация обеспечивает возможность обращения к любой ячейке адресного пространства МП.

Если возникает необходимость включить в программу фиксированные (непосредственные) значения кодов символов (данных) применяется непосредственная адресация. Команда МП при этом содержит код операции 1 байт и непосредственный, операнд - 2 байта. Допускается непосредственно адресовать 16-битные слова (В2 - младший байт, В3 - старший байт), применяемые для установки значений указателей памяти.

При использовании регистровой адресации значением операнда является содержимое адресуемого в команде РОН. Команда МП с таким режимом адресации однобайтовая и выполняется достаточно быстро. В однобайтовых командах могут адресоваться два РОН, так как их адреса, имеют всего по 3 бита.

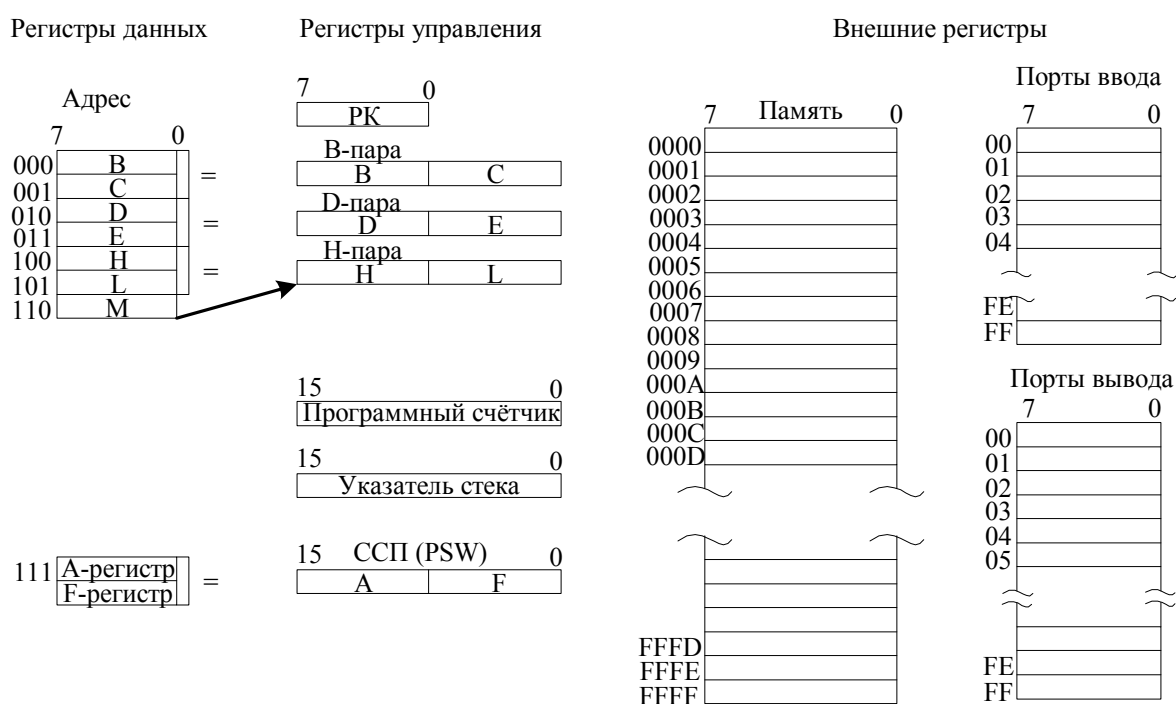


Рис. 1. Программная модель микропроцессора КР580ВМ80

В командах с неявной адресацией подразумевается, что операнд находится в определённом внутреннем регистре МП и не требует специальной адресации. Так все команды сдвига МП КР580ВМ80 оперируют содержимым аккумулятора. В операциях преобразования двоичных данных подразумевается, что одним из операндов является содержимое аккумулятора, и что результат операции помещается в аккумулятор. Неявная адресация применяется в унитарных операциях. В качестве примера можно привести команду инвертирования аккумулятора.

Косвенная адресация позволяет компактно адресовать все пространство памяти МП. В этом режиме поле операнда определяет не регистр с данными, а указатель памяти, содержащий адрес операнда. В МП серии КР580 основным указателем памяти служит Н-пара (регистры Н и L), адресуемая как РОН с адресом 110. В командах загрузки и запоминания аккумулятора в качестве указателей памяти могут применяться В- и D-пары. В однобайтовых командах загрузки в стек и извлечения из стека также используется косвенная адресация: память адресуется указателем стека. Косвенная адресация широко применяется при обработке данных типа "вектор" (последовательное расположение данных в памяти). В указатель памяти сначала загружается начальный адрес последовательности данных, а доступ к последующим элементам данных осуществляется с помощью инкремента указателя памяти.

Следует отметить, что в МП серии КР580 отсутствует индексная адресация. Данный способ адресации реализуется программным путем.

ПРИМЕР 1.1. Команда (с прямой адресацией) пересылки содержимого аккумулятора в ячейку памяти с адресом $\langle B_3 \rangle \langle B_2 \rangle$. Мнемоническое обозначение команды STA $\langle B_2 \rangle \langle B_3 \rangle$. Эта команда трёхбайтовая:

КОП	А д р е с	
00110010	$\langle B_2 \rangle$	$\langle B_3 \rangle$
1 байт	2 байт	3 байт

Следует обратить внимание на то, что вторым байтом команды STA является младший байт адреса ячейки, памяти, т.е. если надо записать содержимое аккумулятора в ячейку памяти с адресом 0800, то соответствующая команда записывается в виде STA 00 08

В результате ее выполнения произойдет следующее перемещение информации внутри микроЭВМ;

[содержимое Ак] \rightarrow [ячейку памяти адресом 0800]

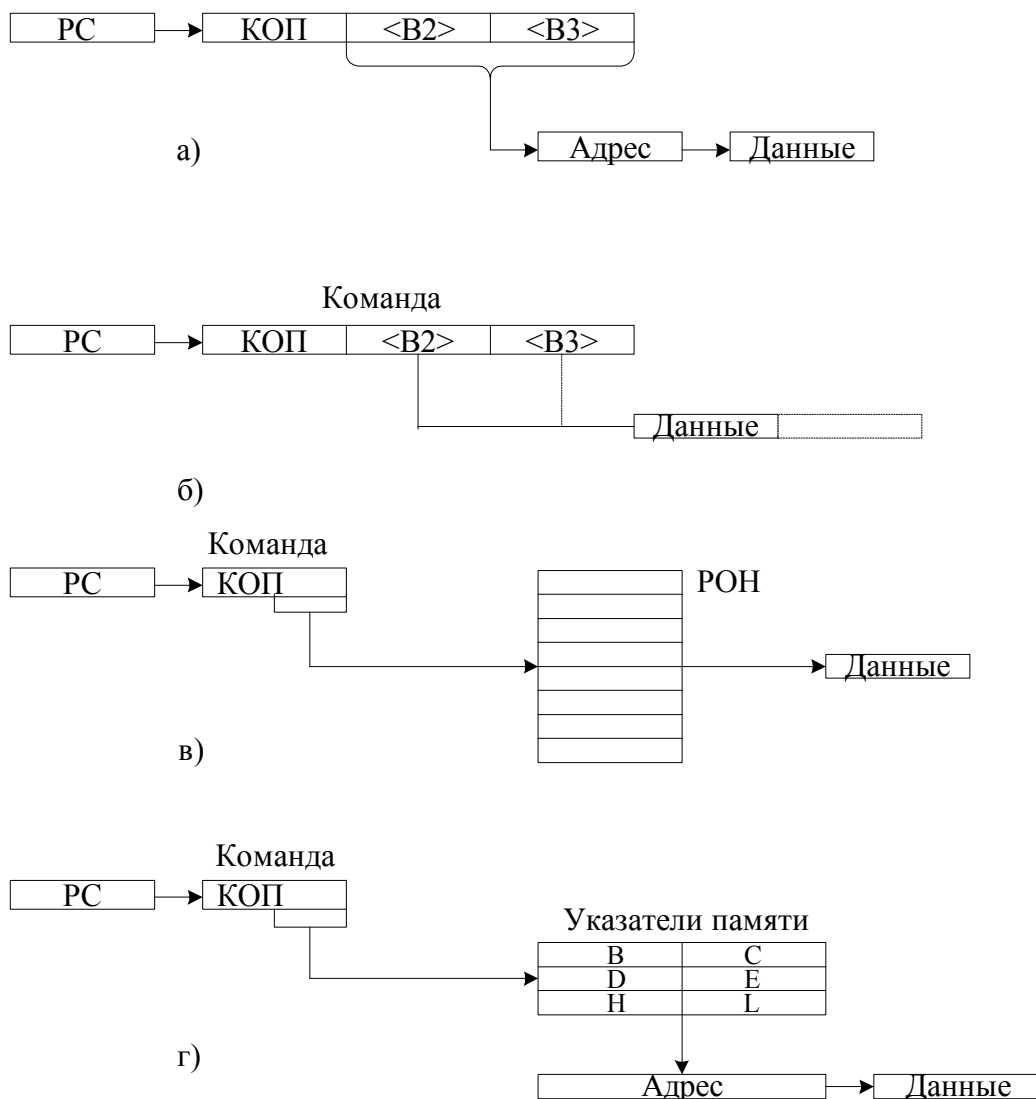


Рис. 2. Способы адресации МП KP580BM80

PC - программный счётчик;

КОП - код операции;

а - прямая адресация;

б - непосредственная адресация;

в - регистровая адресация;

г - косвенная адресация;

ПРИМЕР 1.2. Команда с прямой адресацией $LDA\langle B_2 \rangle \langle B_3 \rangle$ предназначена для загрузки аккумулятора содержимым ячейки, указанном во 2-м и 3-м байтах команды. Записать эту команду для случая, когда адрес ячейки памяти 0BD0, зарисовать схему перемещения информации в этом случае.

ПРИМЕР 1.3. Трехбайтовая команда с прямой адресацией $\langle B_2 \rangle \langle B_3 \rangle$ предназначена для записи в две последовательно расположенные ячейки памяти содержимого регистровой пары HL. Причем содержимое регистра L заносится в ячейку памяти, адресуемую 2-м и 3-м байтами команды, а содержимое регистра H - в ячейку, адресуемую инкрементированным значением 2-го и 3-го битов. По команде $SHLD\ B0\ 08$

будут выполнены следующие действия:

[L] - ячейку памяти с адресом 08B0

[H] - ячейку памяти с адресом 08B1

ПРИМЕР 1.4. Команда с прямой адресацией LHLD $\langle B_2 \rangle \langle B_3 \rangle$ предназначена для загрузки регистровой пары HL содержимым двух рядом расположенных ячеек памяти. Записать эту команду для случая, когда старший адрес равен 08C1, и зарисовать схему передачи информации.

ПРИМЕР 1.5. Двухбайтная команда с непосредственной адресацией MVIB $\langle B_2 \rangle$ предназначена для загрузки регистра "B" содержимым второго байта команды.

КОП	Операнд
00DDD110	$\langle B_2 \rangle$
1-й байт	2-й байт

Фрагмент КОП DDD может принимать в двоичном коде значения от 000 до 111, адресуя тем самым один из восьми регистров общего назначения (РОН). В нашем случае произойдет следующая пересылка информации:

[содержимое 2-го байта команды] \rightarrow [B]

ПРИМЕР 1.6. Записать команду загрузки аккумулятора числом DC, используя команду с непосредственной адресацией, зарисовать схему передачи информации.

ПРИМЕР 1.7. Двухбайтные арифметические операции с непосредственной адресацией ADI $\langle B_2 \rangle$ и SUI $\langle B_2 \rangle$ предназначены для прибавления к аккумулятору и вычитания из аккумулятора соответственно второго байта команды. Схемы информационных процессов при выполнении этих команд таковы:

ADI $\langle B_2 \rangle$:

$[Ак] + [\langle B_2 \rangle] \rightarrow [Ак]$

SUI $\langle B_2 \rangle$:

$[Ак] - [\langle B_2 \rangle] \rightarrow [Ак]$

ПРИМЕР 1.8. Двухбайтные арифметические операции с непосредственной адресацией ACI $\langle B_2 \rangle$ и SBI $\langle B_2 \rangle$ предназначены для прибавления к аккумулятору с учётом переноса и вычитания из аккумулятора с учетом заёма соответственно второго байта команды. Схемы информационных процессов при выполнении этих команд таковы:

ACI $\langle B_2 \rangle$:

$[Ак] + [\langle B_2 \rangle] + [C] \rightarrow [Ак]$

SBI $\langle B_2 \rangle$:

$[Ак] - [\langle B_2 \rangle] - [C] \rightarrow [Ак]$

Здесь $[C] = 1$, если триггер переноса (заема) во флаговом регистре установлен в единичное состояние, и $[C] = 0$ в противном случае.

ПРИМЕР 1.9. Написать программу, используя изученные команды и способы адресации, выполняющие следующие действия:

к содержимому ячейки памяти 08B0 прибавить число D3,

результат занести в ячейку памяти 08B1, а затем вычесть из него с учетом заема содержимое ячейки 08B2.

ПРИМЕР 1.10. Однобайтная команда $\text{MOV } R_1, R_2$ с регистровой адресацией предназначена для пересылки содержимого одного регистра в другой. Схема выполняемой ею операции такова:

$[R_2] \rightarrow [R_1]$

Формат команды $\text{MOV } R_1, R_2$

КОП

01DDD SSS

1 байт

где фрагмент DDD принимает значения в двоичном

коде - от 000 до 111, адресуя тем самым 8 РОНов - приемников информации, а фрагмент SSS, изменяясь в тех же пределах, адресует 8 РОНов - источников информации.

ПРИМЕР 1.11. Однобайтные арифметические операции с регистровой адресацией ADDR (ADC R) и SUB R (SBB R) предназначены для прибавления и соответственно вычитания из аккумулятора содержимого регистра "R". В скобках указаны аналогичные команды, но учитывающие при выполнении операции значение бита переноса или заёма соответственно. Схемы информационных процессов при выполнении этих команд следующие:

ADD R:

$[Ak] + [R] \rightarrow [Ak]$

ADC R:

$[Ak] + [R] + [C] \rightarrow [Ak]$

SUB R:

$[Ak] - [R] \rightarrow [Ak]$

SBB R:

$[Ak] - [R] - [C] \rightarrow [Ak]$

ПРИМЕР 1.12. Однобайтные команды STAX RP и LDAX RP с косвенной адресацией предназначены для пересылки содержимого аккумулятора в ячейку памяти (и наоборот), адрес которой указан в регистровой паре "RP". Формат этих команд следующий:

КОП

LDAX RP

КОП

00RP1010

00RP0010

1 байт

1 байт

Здесь фрагмент "RP" принимает значения от 00 до 11 в двоичном коде, определяя одну из трех регистровых пар. Схемы этих операций следующие:

STAX RP

$[Ak] \rightarrow [\text{в ячейку памяти, адрес которой хранится в регистровой паре RP}].$

LDAX RP

$[\text{содержимое ячейки памяти, адрес которой хранится в регистровой паре RP}] \rightarrow [Ak]$

КОНТРОЛЬНЫЕ ПРИМЕРЫ:

1. $[0800] + [B] - DC \rightarrow [0801]$

2. $[C] - [0802] + 2B \rightarrow [B]$

3. $[Ak] - [D] + [0803] \rightarrow [0804],$

адрес 0803 хранится в "BC"

4. $[Ak] + [E] - [0805] \rightarrow [B]$

5. $[0810, 0811] - [HL] \rightarrow [BC]$

6. $[HL] + [BC] - [DE] \rightarrow [0812, 0813]$

- | | |
|---|----------------------------|
| 7. $[B]+[C]-[D] \rightarrow [0801]$, | адрес 0801 хранится в "DE" |
| 8. $[08CD]+[H]-12 \rightarrow [H]$ | |
| 9. $[08C1]-[L]+23 \rightarrow [08C2]$, | адрес 08C2 хранится в "HL" |
| 10. $[D]-[Ak]+56 \rightarrow [08CB]$ | |
| 11. $[H]-[08D8]+[CD] \rightarrow [B]$ | |
| 12. $[E]-[B]+[Ak]-[08BB] \rightarrow [H]$ | |

5. Лабораторная работа №3.

Изучение способов программирования УМПК-80

Система команд

Микропроцессор KP580BM80 является представителем семейства процессоров с фиксированным набором команд. Его система команд содержит 78 команд (табл.1), которые можно подразделить на 6 групп по функциональному назначению:

1. Команды пересылки информации;
2. Команды арифметических операций;
3. Команды логических операций и сдвигов;
4. Команды передачи управления;
5. Команды ввода/вывода;
6. Команды управления микропроцессором;

Рассмотрим подробнее эти группы команд.

Команды пересылки информации осуществляют двухсторонний обмен между внешней памятью и регистрами микропроцессора или между различными регистрами блока РОН. При этом содержимое источника информации и состояние триггеров флагового регистра не изменяются.

Команды арифметических операций обеспечивают возможность сложения и вычитания 8- битных операндов. Операции умножения и деления, а также операции с другими форматами данных реализуются с помощью программ. Состояния флажков при выполнении арифметических операций указаны в табл.1. Особенностью микропроцессора серии KP580 являются арифметические операции с 16- битными операндами. В них операнды считаются целыми без знака, и значения всех флажков не изменяются. Команды инкремента INX и декремента DCX позволяют увеличить или уменьшить содержимое регистров (B,C), (D,E), (H, L) и указателя стека SP на единицу. Команда двойного сложения DAD суммирует содержимое регистровой пары (H, L) и адресуемого 16-битного регистра. Необходимо отметить, что выполнение команды DAD может устанавливать флажок переноса C.

Команды логических операций и сдвигов. Логические операции являются поразрядными, т.е. выполняются для всех 8 бит операндов. Не адресуемый операнд находится в аккумуляторе, туда же загружается результат операции. По результату операции модифицируются состояния всех флажков, кроме флажка переноса C, который никогда не может быть установлен в единицу и поэтому принудительно сбрасывается. Логические команды данной группы обеспечивают операции поразрядной конъюнкции, поразрядной дизъюнкции операндов, а также операцию "исключающего или". Команды сдвига обеспечивают сдвиг операнда влево или вправо только на

один разряд. В зависимости от того, что помещается в освобождающийся при сдвиге бит и как используется выдвигающийся бит и флажок переноса, вводятся несколько команд сдвига: логического RLC, RRC и арифметического RAL и RAR.

Выполнение данных команд можно проследить по табл.1.

Команды передачи управления делятся на команды безусловной передачи управления, условной передачи управления и вызова подпрограмм.

Команда безусловной передачи управления JMP состоит из байта кода операции и двух байтов полного адреса и позволяет передать управление любой ячейке памяти адресного пространства.

Команды условной передачи управления позволяют осуществить передачу управления только при удовлетворении некоторого условия, заданного в коде операции. Если условие не удовлетворяется, то передачи управления не происходит, а выполняется следующая по порядку команда. Проверяемым условием является текущее состояние одного из флажков, указываемых в коде операции. В системе команд микропроцессора KP580BM80 предусмотрено восемь команд разветвления: JZ, JNZ, JC, JNC, JM, JP, JPE, JPO.

Команда вызова подпрограммы CALL состоит из байта - кода операции и двух байт - адреса перехода, представляющего собой начальный адрес подпрограммы. При выполнении вызова следует временно заполнить адрес команды, следующий за командой CALL (адрес возврата), загрузить адрес перехода команды CALL в программный счетчик PC, а после выполнения подпрограммы передать адрес возврата в PC. Последняя функция выполняется командой - RET - командой возврата из подпрограммы. Следует отметить, что для заполнения команды CALL, необходим 16-битный регистр для временного запоминания адреса возврата. Если вызванная подпрограмма вызывает еще одну, а эта вторая - третью и т.д., то проблема сводится к запоминанию адресов возврата в порядке вызовов подпрограмм и возврату их в программный счетчик PC по мере выполнения подпрограмм. Для этого необходим блок регистров, работающий таким образом, что последний включенный в него адрес возврата извлекается первым. Такой блок регистров называется стеком. В микропроцессоре KP580BM80 для стека выделяется область адресного пространства, отмеченная указателем стека, а глубина его определяется выражением: $N = \text{FFFF} - \langle \text{SP}_0 \rangle$.

где $\langle \text{SP}_0 \rangle$ - начальное значение указателя стека;

FFFF - максимальное значение адреса в шестнадцатеричной системе счисления в адресном пространстве микропроцессора KP580BM80.

Для работы со стеком имеется пара команд PUSH и POP (см. табл.1). В системе команд рассматриваемого микропроцессора имеются команды обращения к подпрограммам, которые проверяют единичное и нулевое значение каждого из четырех флажков:

флажок Z: вызовы CZ, CNZ; возможны RZ, RNZ;

флажок C: вызовы CC, CNC; возвраты RC, RNC;

флажок S: вызовы CM, CP; возвраты RM, RP;

флажок P: вызовы CPE, CPO; возвраты RPE, RPO;

Команда ввода/вывода IN и OUT. Второй байт этих команд представляет собой 8-битный адрес порта ввода/вывода, а получателем может быть только аккумулятор.

Команды управления микропроцессором применяются для задания режима работы макропроцессора. Команда HLT – останов вызывает прекращение выполнения программы и переводит микропроцессор в состояние останова. После этого вывести его из состояния останова можно только сигналом общего сброса RESET.

Команды EI - разрешения прерываний и DI - запрещения прерываний позволяют программно заказывать или отменять режим прерываний.

Команда NOP не производит никаких действий, кроме инкремента программного счётчика.

Команды пересылки информации

ПРИМЕР 2.1. Команда MOV R, M. (Move from memory) загружает регистр R (с номером DDD) содержимым ячейки памяти, адрес которой хранится в регистровой паре HL.

Схема команды:

[<HL>] → [R]

Код операции:

01DDD110

Эта команда однобайтная, выполняется за два цикла.

Варианты команды:

		Код операции	
ПРИМЕР	MOV A, M	7E	2.2. Команда
MOV M, R.	MOV B, M	46	(Move to
memory) запи-	MOV C, M	4E	сывает в ячейку
памяти, адрес	MOV D, M	56	которой хранит-
ся в регистро-	MOV E, M	5E	вой паре HL,
содержимое ре-	MOV H, M	66	гистра R с но-
мером (SSS).	MOV L, M	6E	

Схема команды:

[R] → [(HL)]

Код операции:

01110SSS

Эта команда однобайтная, выполняется за два цикла.

Варианты команды:

		Код операции	
ПРИМЕР	MOV M, A	77	2.3. Команда
MOV R ₁ , R ₂ .	MOV M, B	70	(Move register)
загружает ре-	MOV M, C	71	гистр R ₁ с но-
мером (DDD)	MOV M, D	72	содержимым
регистра R ₂ с	MOV M, E	73	номером (SSS).
Содержи-	MOV M, H	74	мое R ₂ не меня-
ется.	MOV M, L	75	

Схема команды:

[R₂] → [R₁]

Код операции:

01DDDSSS

Эта команда однобайтная, выполняется за один цикл.
Некоторые варианты этой команды:

	Код операции
MOV B, A	47
MOV A, B	78
MOV C, A	4F
MOV A, C	79
MOV C, B	48
MOV B, C	41

Изучить команды LDA $\langle B_2 \rangle \langle B_3 \rangle$, STA $\langle B_2 \rangle \langle B_3 \rangle$, LXI $\langle B_2 \rangle, \langle B_3 \rangle$, LHLD $\langle B_2 \rangle, \langle B_3 \rangle$, SHLD $\langle B_2 \rangle, \langle B_3 \rangle$ самостоятельно.

арифметические команды

ПРИМЕР 2.4. Команда ADD R складывает содержимое аккумулятора с содержимым регистра R (с номером SSS) и засылает результат в аккумулятор.

Схема команды:

$[Ак] + [R] \rightarrow [Ак]$

Код операции:

10000SSS

Эта команда однобайтная и выполняется за один цикл.

Варианты команды:

	Код операции
ADD A	87
ADD B	80
ADD C	81
ADD D	82
ADD E	83
ADD H	84
ADD L	85

ПРИМЕР 2.5. Команда ADD M складывает содержимое аккумулятора с содержимым ячейки памяти, адрес которой находится в регистрах H, L. Результат засылается в аккумулятор.

Схема команды:

$(Ак) + [H, L] \rightarrow [Ак]$

Код операции:

10000110 (86)

Эта команда однобайтная и выполняется за два цикла.

ПРИМЕР 2.6. Команда ADC R складывает содержимое аккумулятора с содержимым регистра R с номером (SSS) и с содержимым разряда "C" регистра признаков. Результат заносится в аккумулятор.

Схема команды:

$(Ак) + (R) + (C) \rightarrow (Ак)$

Код операции:

10001SSS

Эта команда однобайтная, выполняется за один цикл.

Варианты команды:

	Код операции
ADC A	8F
ADC B	88
ADC C	89
ADC D	8A
ADC E	8B
ADC H	8C
ADC L	8D

ПРИМЕР 2.7. Команда ADC M складывает содержимое аккумулятора с содержимым ячейки памяти, адрес которой записан в регистрах HL и содержимым разряда "C" регистра признаков. Результат заносится в аккумулятор.

Схема команды:

$(Ak) + [H, L] + (C) \rightarrow (Ak)$

Код операции:

10001110 (8E)

Эта команда однобайтная, выполняется за один цикл.

Команды вычитания SUB R и SBB R изучить самостоятельно.

ПРИМЕР 2.8. Команда INR R увеличивает содержимое регистра R на 1 и результат засылает в регистр R.

Схема команды:

$(R) + 1 \rightarrow (R)$

Код операции:

00DDD100

Эта команда однобайтная, выполняется за один цикл.

Изучить команду DCR R самостоятельно.

ПРИМЕР 2.9. Команда INX RP увеличивает содержимое пары регистров на 1, и результат записывает в пару регистров RP.

Схема команды:

$(RP) + 1 \rightarrow (RP)$

Код операции:

00RP0011

Эта команда однобайтная, выполняется за один цикл.

ПРИМЕР 2.10. Команда DAD RP складывает содержимое регистровой пары RP с содержимым регистровой пары HL и результат засылает в H,L.

Схема команды:

$(RP) + (HL) \rightarrow (HL)$

Код операции:

00RP001

Эта команда однобайтная, выполняется за три цикла.

Команду INR M изучить самостоятельно.

логические команды

ПРИМЕР 2.11. Команда ANA R есть логическая операция "И" (конъюнкция - соединение) над содержимым регистров и аккумулятора, результат заносится в аккумулятор (перенос сбрасывается).

Схема команды:

$$(A_k) \wedge (R) \rightarrow (A_k)$$

Код операции:

10100SSS

Эта команда однобайтная, выполняется за один цикл.

ПРИМЕР 2.12. Команда ANI <B₂> есть логическая операция "И" над содержимым аккумулятора и второго байта команды, результат заносится в аккумулятор (перенос сбрасывается).

Схема команды:

$$(A_k) \wedge \langle B_2 \rangle \rightarrow (A_k)$$

Код операции:

11100110

Эта команда двухбайтная, выполняется за два цикла.

ПРИМЕР 2.13. Команда ORA R есть логическая операция "ИЛИ" (дизъюнкция - разделение) над содержимым аккумулятора и регистра R, результат заносится в аккумулятор (перенос сбрасывается).

Схема команды:

$$(A_k) \vee (R) \rightarrow (A_k)$$

Код операции:

10110SSS

Эта команда однобайтная, выполняется за один цикл.

ПРИМЕР 2.14. Команда CMP R сравнивает содержимое аккумулятора и регистра R. Содержимое аккумулятора не изменяется. Разряды признаков устанавливаются по результату вычитания: $(A_k) - (R)$

если $(A_k) = (R)$, то $z = 1$

если $(A_k) < (R)$, то $c=1$, иначе $\bar{z} \cdot \bar{c} = 1$

Код операции:

10111

Эта команда однобайтная, выполняется за один цикл.

ПРИМЕР 2.15. Команда RLC циклически сдвигает влево на 1 бит содержимое аккумулятора.

Схема команды:

$$(A_n) \rightarrow (A_{n+1}); (A_7) \rightarrow (A_0); (A_7) \rightarrow (C).$$

Код операции:

00000111 (07)

Эта команда однобайтная, выполняется за один цикл.

ПРИМЕР 2.16. Команда RRC циклически сдвигает вправо содержимое аккумулятора.

Схема команды:

$$(A_{n+1}) \rightarrow (A_n); (A_0) \rightarrow (A_7); (A_0) \rightarrow (C).$$

Код операции:

00001111 (08)

Эта команда однобайтная, выполняется за один цикл.

ПРИМЕР 2.17. Команда RAL сдвигает влево на 1 бит содержимое аккумулятора через разряд переноса.

Схема команды:

$(A_n) \rightarrow (A_{n+1}); (A_7) \rightarrow (C); (C) \rightarrow (A_0).$

Эта команда однобайтная, выполняется за один цикл.

ПРИМЕР 2.18. Команда CMA берет обратный код содержимого аккумулятора. Содержимое регистра признаков не меняется.

Схема команды:

$(\bar{A}) \rightarrow (A)$

Код операции:

00101111 (28)

Эта команда однобайтная, выполняется за один цикл.

Самостоятельно изучить команды XRA R, RAR.

Контрольные вопросы

1. Назовите группы команд микропроцессора K580BM80.
2. Опишите функции команд.
3. Запишите команду непосредственной загрузки регистровой пары.
4. Назовите и охарактеризуйте известные вам команды арифметических операций.
5. Перечислите команды пересылки информации.
6. Что такое стек и для чего он предназначен?
7. Опишите механизм обращения к подпрограмме.
8. Опишите механизм возврата из подпрограммы.
9. Перечислите и охарактеризуйте логические команды.
10. В чем смысл команд сдвига?

Система команд (продолжение)

Команды передачи управления

Команды ветвления (переходов).

ПРИМЕР 3.1. Команда JMP $\langle B_2 \rangle \langle B_3 \rangle$ передаёт управление команде, адрес которой определяется содержимым третьего и второго байтов команды.

Схема команды:

$\langle B_2 \rangle \langle B_3 \rangle \rightarrow (CT1)$ Код операции:

110000 (C3)

Эта команда трёхбайтная, выполняется за три цикла.

ПРИМЕР 3.2. Команда JNZ $\langle B_2 \rangle \langle B_3 \rangle$ передаёт управление команде, адрес которой задан в третьем и втором байтах команды по признаку "не ноль", в противном - случае команде, следующей за этой командой.

Схема команды:

Если $(z)=0$, то $\langle B_3 \rangle \langle B_2 \rangle \rightarrow (CT1)$

иначе $(CT1)+3 \rightarrow (CT1)$

Код операции:

11000010 (C2)

ССС

Эта команда трёхбайтная, выполняется за три цикла. СССР определяет признак перехода и от его значения возможны следующие команды:

<u>Команды</u> <u>подпрограмм-</u> <u>ПРИМЕР</u> CALL носит содер- счетчика стек по адресу стека (SP), содержащее	JNZ - если не ноль,	Z=0, СССР → 000;	<u>перехода</u> <u>к</u> <u>ме.</u> 3.3. Команда <B ₂ ><B ₃ > за- жимое команд в указателя
	JZ - если ноль,	Z=1, СССР → 001;	
	JNC - если не перенос,	C=0, СССР → 010;	
	JC - если перенос,	C=1, СССР → 011;	
	JPO - если нечётно,	P=0, СССР → 100;	
	JPE - если чётно,	P=1, СССР → 101;	
JM - если минус,	JP - если плюс,	S=0, СССР → 110;	
	JM - если минус,	S=1, СССР → 111.	

регистра SP (стека) уменьшает на 2 и выполняет переход к команде, записанной по адресу, указанному в третьем и втором байтах команды.

Схема команды:

(CTI) → [(SP-1)], [(SP-2)]

(SP)-2 → (SP); <B₃><B₂> → (CTI)

Код операции:

11001101 (CD)

Эта команда трёхбайтная, выполняется за пять циклов.

ПРИМЕР 3.4. Команда CNZ <B₂><B₃> осуществляет обращение к подпрограмме по признаку "не ноль".

Схема команды:

Если (z)=0, то (CTI) → [(SP-1)], [(SP-2)]

(SP)-2 → (SP); <B₃><B₂> → (CTI)

иначе (CTI)+3 → (CTI)

Код операции:

11000100 (C4)

ССС

ССС – определяет признак перехода и от его значения возможны команды:

CNZ - если не ноль,	Z=0, СССР → 000;
CZ - если ноль,	Z=1, СССР → 001;
CNC - если не перенос,	C=0, СССР → 010;
CC - если перенос,	C=1, СССР → 011;
CPO - если нечётно,	P=0, СССР → 100;
CPE - если чётно,	P=1, СССР → 101;
CP - если плюс,	S=0, СССР → 110;
CM - если минус,	S=1, СССР → 111.

Все эти команды трёхбайтные и выполняются за три-пять циклов.

Команды возврата из подпрограммы

ПРИМЕР 3.5. Команда RET осуществляет возврат к основной программе, адрес которой записан в верхней паре ячеек стека и увеличение указателя стека на два.

Схема команды:

$[\text{SP}], [(\text{SP})+1] \rightarrow (\text{CTI});$

$(\text{SP})+2 \rightarrow (\text{SP}).$

Код операции:

11001001 (C9)

Эта команда трёхбайтная, выполняется за три цикла.

ПРИМЕР 3.6. Команда RNZ осуществляет возврат из подпрограмм по признаку "не ноль".

Схема команды:

Если $(z)=0$, то $[(\text{SP})], [(\text{SP})+1] \rightarrow (\text{CTI})$

$(\text{SP})+2 \rightarrow (\text{SP})$

иначе $(\text{CTI})+1 \rightarrow (\text{CTI})$

Код операции:

11000 000
CCC

CCC – определяет признак перехода и от его значения возможны команды:

RNZ - если не ноль, $Z=0$, $\text{CCC} \rightarrow 000$;

RZ - если ноль, $Z=1$, $\text{CCC} \rightarrow 001$;

RNC - если не перенос, $C=0$, $\text{CCC} \rightarrow 010$;

RC - если перенос, $C=1$, $\text{CCC} \rightarrow 011$;

RPO - если нечётно, $P=0$, $\text{CCC} \rightarrow 100$;

RPE - если чётно, $P=1$, $\text{CCC} \rightarrow 101$;

RP - если плюс, $S=0$, $\text{CCC} \rightarrow 110$;

RM - если минус, $S=1$, $\text{CCC} \rightarrow 111$.

Все эти команды трёхбайтные и выполняются за один-три цикла.

Команды управления

К этой группе команд относят помимо отмеченных выше и команды обращения к стеку.

ПРИМЕР 3.7. Команда PUSH RP содержимое регистровой пары заносит побайтно в стек.

Схема команды:

$[\text{R}] \rightarrow [(\text{SP})-1], [\text{P}] \rightarrow [(\text{SP})-2],$

где R - старший регистр пары (четный номер);

P - младший регистр пары (нечетный номер).

Код операции:

11RP0101

Эта команда однобайтная, выполняется за три цикла.

ПРИМЕР 3.8. Команда PUSH PSW помещает в стек содержимое аккумулятора и регистра признаков.

Схема команды:

$[\text{Ак}] \rightarrow [(\text{SP})-1]; (\text{RGF}) \rightarrow [(\text{SP})-2]; (\text{SP})-2 \rightarrow (\text{SP})$

Код операции:

11110101 (F5)

Эта команда однобайтная, выполняется за три цикла.

ПРИМЕР 3.9. Команда POP RP побайтно загружает в пару регистров два верхних элемента стека.

Схема команды:

$[SP] \rightarrow (P); [(SP)+1] \rightarrow R; (SP)+2 \rightarrow (SP)$

Код операции:

11RP0001

Эта команда однобайтная, выполняется за три цикла.

ПРИМЕР 3.10. Команда POP PSW содержимое двух верхних ячеек стека заносит

в аккумулятор и регистр признаков.

Схема команды:

$[SP] \rightarrow (RGF); [(SP)+1] \rightarrow (Ак); (SP)+2 \rightarrow (SP)$

Код операции:

11110001 (F1)

Эта команда однобайтная, выполняется за три цикла.

ПРИМЕР 3.11. Команда SPHL загружает в регистр указатель - стека содержимое регистровой пары HL.

Схема команды:

$(HL) \rightarrow [SP]$

Код операции:

11111001 (F9)

3. ИСПОЛЬЗУЕМОЕ ОБОРУДОВАНИЕ.

Учебная микроЭВМ типа УМПК 80.

4. ЗАДАНИЕ НА РАБОТУ.

Ознакомиться с группами команд микропроцессора:

1. Команды пересылки информации;
2. Команды арифметических операций;
3. Команды логических операций и сдвигов;
4. Команды передачи управления;
5. Команды ввода/вывода;
6. Команды управления микропроцессором;

5. Контрольные вопросы

1. Перечислите команды переходов.
2. По каким условиям осуществляются переходы?
3. Опишите схему команды CALL $\langle B_2 \rangle \langle B_3 \rangle$.
4. Какие команды обращения к подпрограмме по условию вы знаете?
5. Для чего предназначена команда, RET и какие действия она производит?
6. Назовите команды возврата из подпрограммы по условию.
7. Каков формат команд передачи управления?
8. Назовите команды работы со стеком.

6. СОДЕРЖАНИЕ ОТЧЕТА

Отчёт должен содержать описание одной команды для каждой группы команд

7. БИБЛИОГРАФИЧЕСКИЙ СПИСОК ИСПОЛЬЗОВАННЫХ ИСТОЧНИКОВ.

3. Микропроцессоры: в 3-х кн. Кн. 3. Средства отладки, лабораторный практикум, задачник: Учеб. для втузов/Н.В.Воробьёв, В.Л.Горбунов, А.В. Горячев и др.; Под ред. Л.Н. Преснухина. - К.: Высш.шк., 1936. - 351 с.

6. Лабораторная работа №4.

Составление и отладка управляющих программ УМПК-80 звуковым сигналом

7. Лабораторная работа №5.

Составление и отладка управляющих программ УМПК-80 знакосинтезирующим дисплеем

8. Лабораторная работа №6.

Составление и отладка управляющих программ УМПК-80 вывода статической строки на знакосинтезирующем дисплее

9. Лабораторная работа №7.

Составление и отладка управляющих программ УМПК-80 вывода бегущей строки на знакосинтезирующем дисплее

1. ЦЕЛЬ И ЗАДАЧИ РАБОТЫ.

Целью работы является дальнейшее освоение программирования однокристалльных микропроцессоров с фиксированным набором команд.

Задачей работы является изучение особенностей записи и обращения к подпрограммам, а также методов использования стека при создании программ.

2. ТЕОРЕТИЧЕСКИЕ СВЕДЕНИЯ.

Учитывая ограниченные возможности памяти при разработке, нужно стараться сделать их как можно короче. С этой целью часть программы, которая неоднократно повторяется, или программа, которая часто используется, могут быть оформлены в виде подпрограмм - последовательностей команд, выполнение которых может быть вызвано из любого места программы любое количество раз. Процесс передачи управления к подпрограмме называется ее вызовом. Данные и адреса, требуемые для работы подпрограммы, называют входными параметрами. Результаты работы программы, передаваемые по окончании ее работы в основную программу, называются выходными параметрами.

Для вызова подпрограммы и возврата из нее используются команда `CALL <A2><A1>` и `RET`.

Команда `CALL <A2><A1>` загружает в программный счетчик МП БИС содержимое байтов `<A2><A1>`, записанных вслед за кодом команды `CALL` (СД). Содержимое байта `<A2>` записывается в младший байт программного счетчика (PCL), а содержимое `<A1>` - в старший байт (PCH), при этом МП БИС автоматически сохраняет в стеке адрес основной программы, к которому она будет обращаться после выполнения подпрограммы.

Стек - специально организованная область ОЗУ, задействованная в микроЭВМ для временного хранения данных или адресов. Число, записанное в стек последним, извлекается первым.

Команда `RET(C9)` помещает в программный счетчик последнее записанное на данный момент в стеке число. После этого выполнение программы будет осуществляться с этого адреса. Любая подпрограмма должна кончаться командой `RET`. Ав-

томатическое сохранение и восстановление адреса основной программы при выполнении подпрограмм позволяет сделать подпрограммы вложенными, т.е. осуществлять вызов одной подпрограммы из другой. Уровень вложенности определяется размером стека.

Существуют также команды условного вызова подпрограмм и возврата из них. Они позволяют вызвать подпрограмму и возвратиться из нее по определенному состоянию заданных разрядов регистра признаков. Все команды условного вызова трехбайтные. Команды вызова подпрограмм и возврата из них используют стек и указатель стека МП БИС (SP) для адресации обращения к стеку.

Помимо команд вызова подпрограмм и возврата из них со стеком можно обмениваться информацией с помощью команд PUSH <R> (записать в стек содержимое обозначенного регистра МП БИС) и POP<R> (записать данные из стека в обозначенные регистры МП БИС). Эти команды однобайтные, и в них содержится указания пары регистров МП БИС.

При записи в стек содержимого пары регистров или программного счетчика по адресу SP-1 записывается содержимое старшего регистра из указанной пары или старший байт программного счетчика (PCH), а по адресу SP-2 в стек записывается содержимое младшего регистра из указанной пары или младший байт программного счетчика (PCL).

При записи из стека данных в пару регистров или программный счетчик в младший регистр пары или в PCL записывается число из адреса, записанного в указателе стека SP, а в старший регистр пары или PCH - число, записанное по адресу SP+1.

При разработке программ необходимо первоначально назначить область стека, записывая в SP адрес с помощью команд LXI SP<A₂> <A₁> или SHPL.

Все операции со стеком должны быть сбалансированы, т.е. каждая подпрограмма должна иметь равное количество команд PUSH<R> и POP<R>, и заканчиваться командой RET.

Как правило, перед каждым обращением к подпрограмме сохраняют в стеке содержимое всех задействованных в вызывающей программе регистров с помощью команды PUSH<R>. В конце подпрограмм восстановления осуществляется с помощью команд POP<R> и в обратной последовательности по отношению к их записи в стек.

Алгоритм работы подпрограммы временной задержки представлен на рис. 1а. Общее время задержки вычисляется по формуле:

$$T = t_1 + (t_2 + t_3 + t_4) \cdot N + t_5 \quad (1)$$

где: N - число, первоначально записанное в счетчике.

В качестве счетчика выбран регистр "В", в который из регистра "С" записывается число " N ". Команда NOP нужна для увеличения времени выполнения цикла.

Подпрограмма 1 временной задержки, записана в соответствии с представленным на рис.1а алгоритмом.

Подпрограмма 1.

Адрес	Машинный код	Метка	Мнемокод	Комментарий
-------	--------------	-------	----------	-------------

0900	41		MOV B, C	C → B
0901	00	DLY	NOP	Нет операции
0902	05		DCR B	B-1 → B
0903	C2 0109		JNZ DLY	Переход к DLY если ≠ 0
0906	C9		RET	Возврат

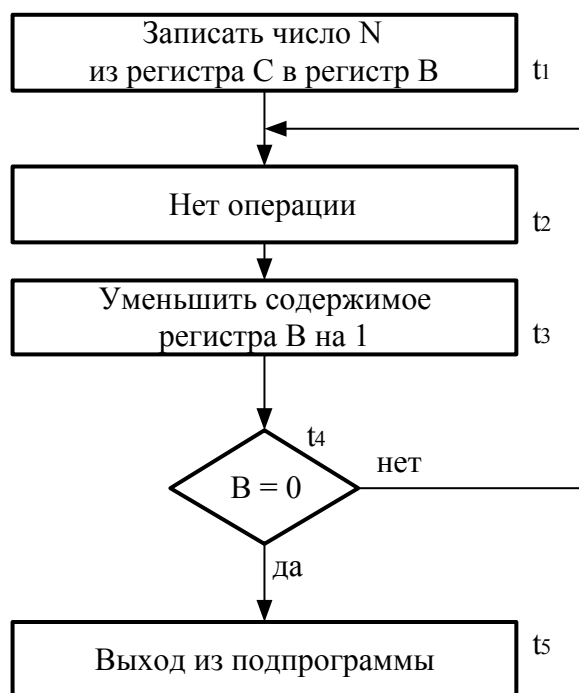


Рис. 1. Алгоритм простой программы временной задержки

Рассмотрим пример использования подпрограммы временной задержки при организации звуковых сигналов в микроЭВМ. В микроЭВМ звуковые сигналы могут формироваться простейшей схемой рис. 2, на вход которой со звуковой частотой записывается по очереди "0" и "1". Пусть устройство звуковых сигналов имеет адрес 80. Схема алгоритма работы подпрограммы генерации звуковых колебаний (подпрограмма 2) представлена на рис.3.

Подпрограмма 2.

Адрес	Машинный код	Метка	Мнемокод	Комментарий
0A00	AF	BPP	XRA A	0 → Ак
0A01	D380		OUT BP	0 → вых. устр.
0A03	CD 0009		CALL DLY	Вызов п/п задержки
0A06	2F		CMA	1 → Ак
0A07	D380		OUT BP	1 → вых. устр.
0A09	CD 0009		CALL DLY	Вызов п/п задержки
0A0C	C9		RET	Возврат

Программа 3 (MAIN) представляет собой программу генерации сигналов с частотой, задаваемой с входного регистра.

Программа 3.

Адрес	Машинный код	Метка	Мнемокод	Комментарий
0800	ДВ20	MAIN	IN 20	Входной регистр → Ак
0802	4F		MOV C, A	Ак → С
0803	CD 000A		CALL BPP	Вызов п/п BPP
0806	C3 0008		JNP MAIN	Продолжить

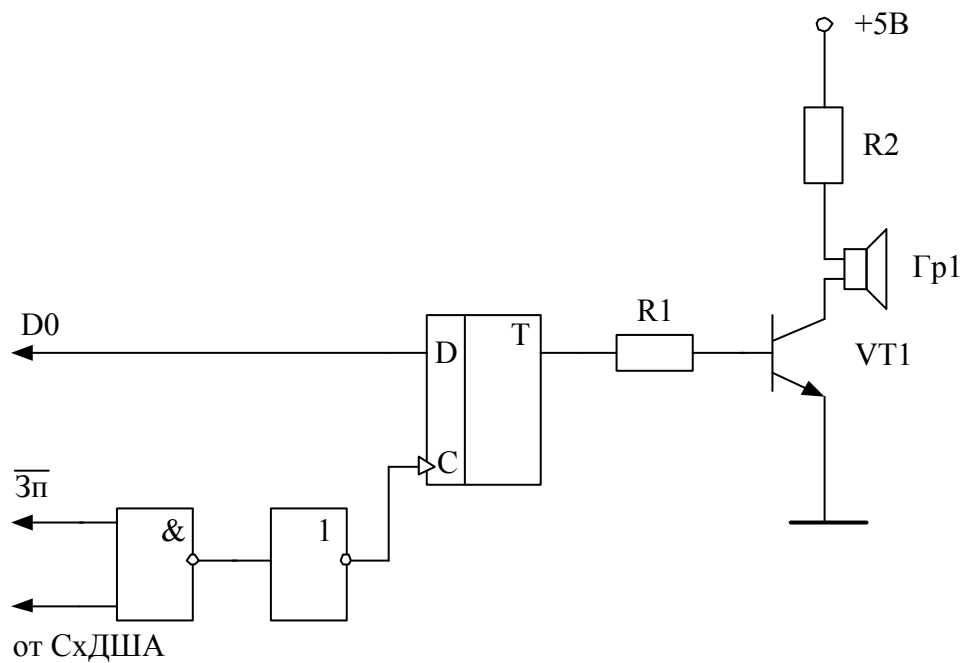


Рис. 2. Схема формирования звуковых сигналов в микроЭВМ

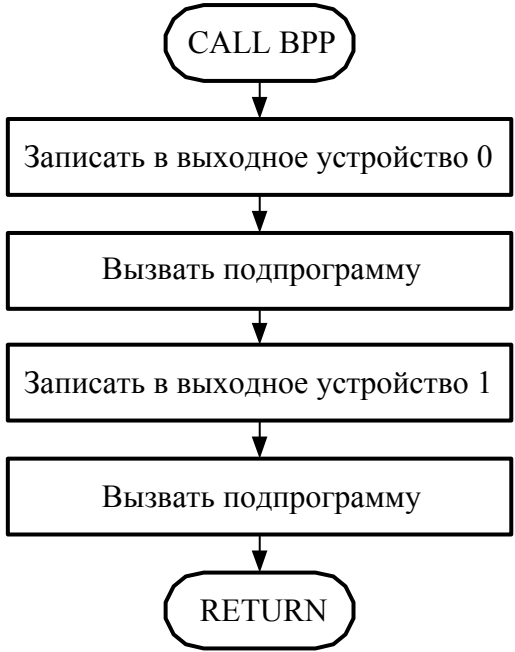


Рис. 2. Алгоритм подпрограммы выдачи звукового сигнала

1. Ознакомьтесь с командами вызова и возврата из подпрограмм по условию.
2. Определите при каких числах, записанных в регистр В, подпрограмма 1. будет осуществлять минимальное и максимальное время задержки, если машинный такт $T=0,6$ мкс.
3. Разработайте подпрограмму 5-й 10-секундной временной задержки. Адрес подпрограммы, реализующей временную задержку в 1 мс - 0,430.
4. Составьте программу, последовательно включающую светодиоды выходного устройства на время 5 и 10 секунд соответственно.

5. КОНТРОЛЬНЫЕ ВОПРОСЫ.

1. Каков механизм работы стека?
2. В какой области памяти может быть расположен стек?
3. Для чего используется стек в микроЭВМ?
4. С помощью каких команд можно задать или переобозначить область памяти отведенную под стек?
5. Укажите порядок выполнения команды.
6. В чём отличие выполнения микроЭВМ команд CALL и RET?
7. В какой последовательности сохраняется и извлекается содержимое регистров МП БИС в подпрограммах?

6. СОДЕРЖАНИЕ ОТЧЕТА

Отчёт должен содержать

1. Схему формирования звуковых сигналов в микроЭВМ
2. Алгоритмы программ
3. Тексты отлаженных программ

7. БИБЛИОГРАФИЧЕСКИЙ СПИСОК ИСПОЛЬЗОВАННЫХ ИСТОЧНИКОВ

1. Микропроцессоры: В 3-х кн. Кн.3. Средства отладки, лабораторный практикум, задачник: Учеб. для втузов/Н.В.Воробьёв, В.Л.Горбунов, Л.В.Горячев и др.; Под ред. Л.Н.Преснухина,- М.: Высш. шк., 1986.-351 с.
2. Учебная микроЭВМ УМПК-80. ПБА2.390.039.ПС. Паспорт

7. Лабораторная работа №5.

Составление и отладка управляющих программ УМПК-80 знакосинтезирующим дисплеем

1. ЦЕЛИ ЗАДАЧИ РАБОТЫ.

Целью работы является изучение программно-аппаратурных методов подключения дисплея к микроЭВМ.

Задачей работы является разработка программ управления светодиодным дисплеем.

2. ТЕОРЕТИЧЕСКИЕ СВЕДЕНИЯ.

Подключение дисплея к микроЭВМ рассмотрим методы подключения дисплея, состоящего из шести ячеек (светодиодных индикаторов типа АЛС 324). Каждый ин-

дикатор, рис.5а, имеет семь светодиодов для отображения семи сегментов цифр, и восьмой - для отображения десятичной точки, рис.5 б. Индикатор отражает цифры от 0 до 9, а также некоторые буквы латинского алфавита.

Пронумеруем ячейки дисплея так, как показано на рис.5в.

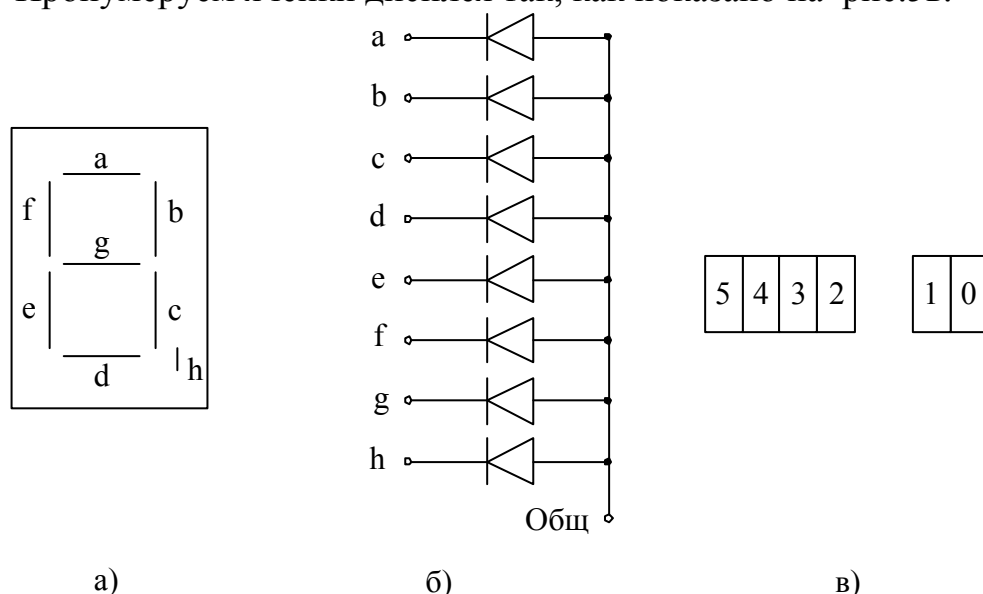


Рис. 5 Внешний вид а), схема семисегментной светодиодной матрицы б), и нумерация ячеек дисплея в).

Для уменьшения схемотехнического обеспечения необходимого для подключения дисплея к микроЭВМ, часто применяют мультиплексный режим работы индикаторов. При этом для вывода на дисплей информации используют два выходных регистра: P_{rC_r} (адрес 38_{16}) для записи семисегментного кода и P_{rC_k} (адрес 28_{16}) для записи номера индикатора рис.6.

Одинаковые сегменты каждой ячейки индикатора связаны общей шиной которая соединена с одним из транзисторных ключей VT_1-VT_8 на выходе регистра P_{rC_r} . Общие аноды индикатора подключены к одному из транзисторных ключей VT_9-VT_{14} на выходе регистра сканирования P_{rC_k} .

Включение индикатора и его сегментов при записи единицы в соответствующие разряды выглядит так: для регистра P_{rC_r} (адрес 38_{16}): Номер разряда регистра сегментов ... 0 1 2 3 4 5 6 7

Включенный сегмент..... а в с d e f g h

для регистра P_{rC_k} (адрес 28_{16}):

Номер разряда регистра сканирования...0 1 2 3 4 5 6 7

Включается ячейка дисплея 0 1 2 3 4 5 - -

Сигналы заведены на регистры $PrCr$ и $PrCk$ (K589ИР12 так, что при поступлении на вход ВМ1 сигнала выборки от дешифратора адреса данные с шины данных (ШД), подключенной к входам D_0-D_7 записываются в регистр и появляются на его входах Q_0-Q_7 . Таким образом, например, при записи в регистр сегментов числа 00000110 отпираются транзисторные ключи VT_2 и VT_3 , а при записи в регистр сканирования числа 00100000 отпирается транзисторный ключ VT_{14} и ток проходит по цепи: +5В - VT_{14} - НГ1 - б и с - VT_2 и VT_3 - земля, при этом на левом индикаторе высветится 1. Если теперь с помощью программы высвечивать по очереди все ячейки, записывая их код в регистр сканирования и включая необходимую цифру с по-

мощью регистра сегментов, то при достаточно высокой частоте переключений можно получать устойчивое изображение выводимой информации на дисплее.

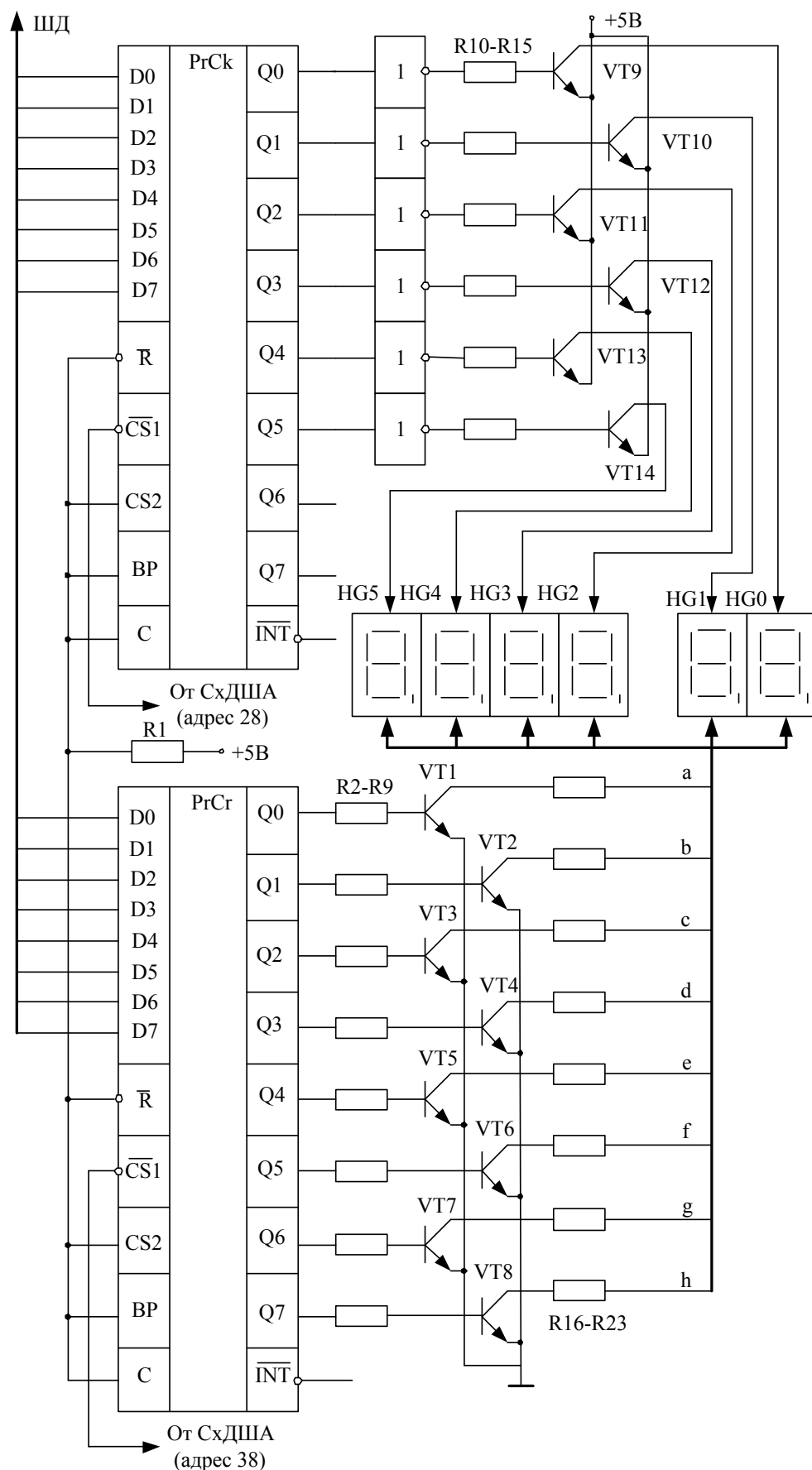


Рис. 6. Схема подключения дисплея к микроЭВМ.

Приведем простую программу включения сегментов пятой ячейки дисплея с помощью кода, задаваемого с входного устройства микроЭВМ, программа 6.

Программа 6.

Адрес	Машинный код	Метка	Мнемокод	Комментарий
0800	3E 20		MVI A, 20	00100000 → Ак
0802	D3 28		OUT SCAN	Включить цифру 5
0804	DB 20	CNT	IN 20	Считать данные с входного устройства
0806	D3 38		OUT DSP	Записать их в регистр сегментов
0808	C3 0408		JMP CNT	Продолжить

При мультиплексном режиме работы вывод информации на каждый индикатор дисплея производится микроЭВМ последовательно.

3. МСПОЛЬЗУЕМОЕ ОБОРУДОВАНИЕ.

Учебная микроЭВМ типа УМП-80 и макет клавиатуры.

4. ЗАДАНИЕ НА РАБОТУ.

1. Изучить схемы подключения дисплея к микроЭВМ.
2. Изучить программное обеспечение, поддерживающее работу микроЭВМ с дисплеем.
3. Исследуйте программу 6 при организации вывода различных цифр и букв.
4. Разработайте программу мультиплексного включения ячеек светодиодного дисплея

5. КОНТРОЛЬНЫЕ ВОПРОСЫ.

1. Как организуется вывод информации на дисплей?
2. Как надо видоизменить программу 6, чтобы по очереди загорелись сегменты а, в, с, d, е, f, g, h?

6. СОДЕРЖАНИЕ ОТЧЕТА

Отчёт должен содержать

1. Схему подключения дисплея к микроЭВМ.
2. Алгоритмы программ
3. Тексты отлаженных программ

7. БИБЛИОГРАФИЧЕСКИЙ СПИСОК РЕКОМЕНДУЕМЫХ ИСТОЧНИКОВ.

1. Микропроцессоры: в 3-х кн. Кн. 3. Средства отладки лабораторный практикум и задачник: Учеб. для втузов/Н.В. Воробьев, В.Л. Горбунов, А.В. Горячев и др.; Под редакцией Л.Н. Преснухина.-М.: Вьющая шк., 1986. - 351 с.

2. МикроЭВМ: в 3 кн. Практич. пособие/Под редакцией Л.Н.Преснухина, Кн.7. Учебные стенды/1).И.Волков, В.Л.Горбунов, Д.И.Панфилов, С.Г. Шальгин - М.: Высш. шк., 1988.-224 с,

3. Учебная микроЭВМ УМПК-80. ПБА2.390.039.ПС. Паспорт.

8. Лабораторная работа №6.

Составление и отладка управляющих программ УМПК-80 вывода статической строки на знакосинтезирующем дисплее

1. ЦЕЛИ ЗАДАЧИ РАБОТЫ.

Целью работы является изучение программно-аппаратурных методов управления дисплеем к микроЭВМ.

Задачей работы является разработка программ управления вывода статической строки из памяти микроЭВМ на знакосинтезирующий дисплей длиной 6 символов.

2. ТЕОРЕТИЧЕСКИЕ СВЕДЕНИЯ.

Приведены в лабораторной 5.

3. ИСПОЛЬЗУЕМОЕ ОБОРУДОВАНИЕ.

Учебная микроЭВМ типа УМП-80 и макет клавиатуры.

4. ЗАДАНИЕ НА РАБОТУ.

1. Изучить программу вывода статической строки.
2. Изучить подпрограммы, поддерживающие работу микроЭВМ с дисплеем.
3. Исследовать программу вывода статической строки.
4. Изменить программу вывода статической строки так, чтобы был виден перебор позиций дисплея и выводимых в эти позиции символов строки.

5. КОНТРОЛЬНЫЕ ВОПРОСЫ.

1. Как изменяется регистр, управляющий позицией вывода символа в программе?
2. Как изменяется регистр, управляющий значением выводимого символа в программе?

6. СОДЕРЖАНИЕ ОТЧЕТА

Отчёт должен содержать

1. Схему подключения клавиатуры к микроЭВМ.
2. Алгоритмы программ
3. Тексты отлаженных программ

7. БИБЛИОГРАФИЧЕСКИЙ СПИСОК РЕКОМЕНДУЕМЫХ ИСТОЧНИКОВ.

1. Микропроцессоры: в 3-х кн. Кн. 3. Средства отладки лабораторный практикум и задачник: Учеб. для втузов/Н.В. Воробьев, В.Л. Горбунов, А.В. Горячев и др.; Под редакцией Л.Н. Преснухина.-М.: Вьющая шк., 1986. - 351 с.

2. МикроЭВМ: в 3 кн. Практич. пособие/Под редакцией Л.Н.Преснухина, Кн.7. Учебные стенды/1).И.Волков, В.Л.Горбунов, Д.И.Панфилов, С.Г. Шальгин - М.: Высш. шк., 1988.-224 с,

3. Учебная микроЭВМ УМПК-80. ПБА2.390.039.ПС. Паспорт.

9. Лабораторная работа №7.

Составление и отладка управляющих программ УМПК-80 вывода бегущей строки на знакосинтезирующем дисплее

1. ЦЕЛИ ЗАДАЧИ РАБОТЫ.

Целью работы является изучение программно-аппаратурных методов управления дисплеем.

Задачей работы является разработка программ управления вывода бегущей строки из памяти микроЭВМ на знакосинтезирующий дисплей произвольной длины.

2. ТЕОРЕТИЧЕСКИЕ СВЕДЕНИЯ.

Приведены в лабораторной 5.

3. ИСПОЛЬЗУЕМОЕ ОБОРУДОВАНИЕ.

Учебная микроЭВМ типа УМП-80 и макет клавиатуры.

4. ЗАДАНИЕ НА РАБОТУ.

1. Изучить программу вывода бегущей строки.
2. Изучить подпрограммы, поддерживающее работу микроЭВМ с дисплеем.
3. Исследовать программу вывода бегущей строки.
4. Изменить программу вывода бегущей строки так, чтобы был виден перебор позиций дисплея и выводимых в эти позиции символов строки.

5. КОНТРОЛЬНЫЕ ВОПРОСЫ.

1. Как определяется текущее окно вывода на дисплей размером 6 символов из полного набора символов строки?
2. Как определяется завершение вывода на дисплей символов бегущей строки?

6. СОДЕРЖАНИЕ ОТЧЕТА

Отчёт должен содержать

1. Схему подключения клавиатуры к микроЭВМ.
2. Алгоритмы программ
3. Тексты отлаженных программ

7. БИБЛИОГРАФИЧЕСКИЙ СПИСОК РЕКОМЕНДУЕМЫХ ИСТОЧНИКОВ.

1. Микропроцессоры: в 3-х кн. Кн. 3. Средства отладки лабораторный практикум и задачник: Учеб. для втузов/Н.В. Воробьев, В.Л. Горбунов, А.В. Горячев и др.; Под редакцией Л.Н. Преснухина.-М.: Вьющая шк., 1986. - 351 с.
2. МикроЭВМ: в 3 кн. Практич. пособие/Под редакцией Л.Н.Преснухина, Кн.7. Учебные стенды/1).И.Волков, В.Л.Горбунов, Д.И.Панфилов, С.Г. Шальгин - М.: Высш. шк., 1988.-224 с,
3. Учебная микроЭВМ УМПК-80. ПБА2.390.039.ПС. Паспорт.

10. БИБЛИОГРАФИЧЕСКИЙ СПИСОК ИСПОЛЬЗОВАННЫХ ИСТОЧНИКОВ.

ОСНОВНОЙ

1. Корнеев В.В., Киселев А.В. Современные микропроцессоры. М.: НОЛИДЖ. 2003. - 360с.
2. Баранов В.Н. Применение микроконтроллеров AVR: схемы, алгоритмы, программы. М.:Додэка-XXI. 2004.- 288с.
3. Новиков Ю.В., Скоробогатов П.К. Основы микропроцессорной техники: Учебное пособие. М.: Интернет-Университет Информационных Технологий: Бином. 2006.- 359с.
4. Говоров А.А., Фомичев А.А., Панарин В.М., Соколовский Р.В. Малоканальные микропроцессорные контроллеры в автоматических системах регулирования: учебное пособие для вузов. ТулГУ. - Тула: Издательство ТулГУ, 2005.- 360с.
5. Костин А.А. Алгоритмы динамического программирования для анализа сигналов и изображений : Автореф.дис...канд.физ.-мат.наук:05.13.18 / А.А.Костин; ТулГУ. — Тула, 2001 .— 20с.
6. Вьюгин Михаил Владимирович. Наборы конечных объектов с заданными информационными соотношениями между ними : Автореф. дис. канд. физ.-мат. наук: : Спец. : 01.01.06 / М. В. Вьюгин ; Московский государственный университет имени М. В. Ломоносова .— Москва, 2004 .— 15 с. : ил. — Библиогр.: с. 15 (4 назв.) .
7. Бойт, К. Цифровая электроника / К.Бойт;пер.с нем.М.М.Ташлицкого .— М. : Техносфера, 2007 .— 472с. : ил. — (Мир электроники) .— ISBN 978-5-94836-124-6 /в пер./ : 339.26.
8. Новожилов, О.П. Основы микропроцессорной техники. Т.1 : учеб.пособие:в 2 т. / О.П.Новожилов .— М. : РадиоСофт, 2007 .— 432с. : ил. — ISBN 5-93037-165-2 : 314.62.
9. Новожилов, О.П. Основы микропроцессорной техники. Т.2 : учеб.пособие:в 2 т. / О.П.Новожилов .— М. : РадиоСофт, 2007 .— 336с. : ил. — ISBN 5-93037-167-9 : 287.96.
10. Абрамов, В.М. Электронные элементы устройств автоматического управления:Схемы.Расчет.Справочные данные / В.М.Абрамов .— М. : Академкнига, 2006 .— 680с. : ил. — Библиогр.в конце кн. — ISBN 5-94628-222-0 /в пер./ : 368.10.
11. Белов, А.В. Самоучитель по микропроцессорной технике / А.В.Белов .— 2-е изд.,перераб.и доп. — СПб. : Наука и Техника, 2007 .— 256с. : ил. — (Радиолюбитель) .— Библиогр.в конце кн. — ISBN 978-5-94387-190-0 : 101.15.
12. Нарышкин, А.К. Цифровые устройства и микропроцессоры : учеб.пособие для вузов / А.К.Нарышкин .— М. : Академия, 2006 .— 320с. : ил. — (Высшее профессиональное образование:Радиоэлектроника) .— Библиогр.в конце кн. — ISBN 5-7695-1618-6 /в пер./ : 217.80.
13. Джексон, Р.Г. Новейшие датчики : монография / Р.Г.Джексон;пер.с англ.под ред.В.В.Лучинина .— М. : Техносфера, 2007 .— 384с.

14. Сергиенко, А.Б. Цифровая обработка сигналов : учебник для вузов / А.Б.Сергиенко .— 2-е изд. — М.[и др.] : Питер, 2006 .— 751с. —
15. Свердлов, С.З. Языки программирования и методы трансляции : учеб.пособие для вузов / С.З.Свердлов .— М.[и др.] : Питер, 2007 .— 638с. : ил. + 1опт.диск(CD ROM) .— (Учебное пособие) .— Библиогр.в конце кн. — ISBN 978-5-469-00378-6 /в пер./ : 229.50.
16. Баев, Б.П. Микропроцессорные системы бытовой техники : учебник для вузов / Б.П.Баев .— М. : Горячая линия-Телеком, 2005 .— 480с. : ил. — Б
17. «Радио», журнал . 1986г.
18. Вениаминов В.Н., Лебедев О.Н., Мирошниченко А.И. Микросхемы и их применение: Справ. Пособие.- 3-е изд.,перераб. И доп. — М.: Радио и связь, 1989. 240с.: ил.- (Массовая радиобиблиотека. Вып. 1143).
19. Хвощ С.Т. и др. Микропроцессоры и микро-ЭВМ в системах автоматического управления: Справочник/ С.Т. Хвощ, Н.Н. Варлинский, Е.А. Попов; Под общ. Ред. С.Т. Хвоща.- Л.; Машиностроение. Ленингр. отделение, 1987. 640с.: ил.
20. Шилов В.Л. Популярныe цифровые микросхемы: Справочник. 2-е изд., испр. — Челябинск: Металлургия, Челябинское отд., 1989. — 352 с.: ил.- (Массовая радиобиблиотека. Вып. 111).

ДОПОЛНИТЕЛЬНЫЙ

1. Микропроцессорные системы автоматического управления / В.А.Бессекерский, Н.Б.Ефимов, С.И.Зиатдинов и др.; Под общ. ред. В.А.Бессекерского.-Л.; Машиностроение. Ленингр. отделение, 1988.365 с.
2. Остром К., Виттенмарк Б. Системы управления с ЭВМ: Пер. с англ. -М. : Мир, 1987.-480 с.
3. Системы автоматического управления с микро-ЭВМ / В.Н. Дроздов, И.В.Мирошник, В.И.Скорубский.-Л.; Машиностроение Ленингр. отделение, 1989.-284 с.
4. Микропроцессоры: в 3-х кн. Кн. 3. Средства отладки лабораторный практикум и задачник: Учеб. для втузов/Н.В. Воробьев, В.Л. Горбунов, А.В. Горячев и др.; Под редакцией Л.Н. Преснухина.-М.: Вьющая шк., 1986. - 351 с.
5. МикроЭВМ: в 3 кн. Практич. пособие/Под редакцией Л.Н.Преснухина, Кн.7. Учебные стенды/1).И.Волков, В.Л.Горбунов, Д.И.Панфилов, С.Г. Шальгин - М.: Высш. шк., 1988.-224 с,
6. Учебная микроЭВМ УМПК-80. ПБА2.390.039.ПС. Паспорт.